

<<数字逻辑与数字系统设计>>

图书基本信息

书名：<<数字逻辑与数字系统设计>>

13位ISBN编号：9787302272816

10位ISBN编号：7302272816

出版时间：2012-1

出版时间：清华大学出版社

作者：文汉云 主编

页数：267

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑与数字系统设计>>

内容概要

《数字逻辑与数字系统设计——基于vhdl语言描述》详细介绍了数字逻辑与数字系统设计的基础知识、基本理论和分析、设计方法。书中不仅介绍了传统的分析、设计方法，同时还比较详细地介绍了目前在数字逻辑电路设计中广泛使用的硬件描述语言vhdl，并把vhdl语言融入各种逻辑部件的设计之中。书中给出大量实用的例题与习题。全书内容包括数字逻辑基础、集成逻辑门电路、vhdl基础知识、组合逻辑电路、触发器、时序逻辑电路、可编程逻辑器件、数字系统设计等。

《数字逻辑与数字系统设计——基于vhdl语言描述》可作为高等学校电气、电子信息类、计算机类、自动化类等专业的本科生教材，也可作为高职高专的教材及有关工程技术人员的参考书。

<<数字逻辑与数字系统设计>>

书籍目录

第1章 数字逻辑基础

- 1.1 数制
- 1.2 常用编码
- 1.3 逻辑代数基础
- 本章小结
- 习题1

第2章 集成逻辑门电路

- 2.1 分立元件门电路
- 2.2 ttl集成逻辑门电路
- 2.3 其他类型的ttl门电路
- 2.4 cmos门电路
- 2.5 数字集成电路使用中应注意的问题
- 本章小结
- 习题2

第3章 vhdl基础

- 3.1 硬件描述语言vhdl介绍
- 3.2 vhdl程序的基本结构
- 3.3 数据对象、数据类型、运算符和表达式
- 3.4 vhdl的库和包
- 本章小结
- 习题3

第4章 组合逻辑电路

- 4.1 小规模组合逻辑电路的分析与设计
- 4.2 常用中规模组合逻辑电路
- 4.3 中规模组合逻辑电路设计
- 4.4 组合逻辑电路中的竞争—冒险现象
- 本章小结
- 习题4

第5章 触发器

- 5.1 概述
- 5.2 基本触发器
- 5.3 触发器逻辑功能描述方法
- 5.4 不同类型触发器逻辑功能的转换
- 5.5 集成触发器
- 本章小结
- 习题5

第6章 时序逻辑电路

第7章 可编程逻辑器件

第8章 数字系统设计

附录a quartus 的使用

附录b 常用cpld / fpga资源

附录c 常用集成门电路的逻辑符号对照表

参考文献

<<数字逻辑与数字系统设计>>

编辑推荐

教学目标明确，注重理论与实践的结合 教学方法灵活，培养学生自主学习的能力 教学内
容先进，反映了计算机学科的最新发展 教学模式完善，提供配套的教学资源解决方案

<<数字逻辑与数字系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>