

## <<汇编语言程序设计教程>>

### 图书基本信息

书名：<<汇编语言程序设计教程>>

13位ISBN编号：9787302257530

10位ISBN编号：7302257531

出版时间：2004-6

出版时间：清华大学

作者：卜艳萍^周伟

页数：310

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计教程>>

### 内容概要

本书以IBMPC机型和80x86指令系统为主体，全面而又系统地介绍汇编语言程序设计方法。全书共分10章，第1章介绍汇编语言基础知识，第2章介绍80x86的功能与系统结构，第3章详细介绍寻址方式和指令系统，第4章介绍伪指令、汇编语言程序格式等，第5章讲述顺序程序设计、分支程序设计和循环程序设计的基本方法，第6章详细介绍子程序设计及参数传递的方法，第7章介绍输入输出程序设计技术和方法，第8章介绍高级汇编技术，包括宏汇编、条件汇编和重复汇编等，第9章讲述DOS功能调用和BIOS功能调用，第10章是汇编语言程序设计上机实验指导。

本书可作为计算机及相关专业本科生的教学用书，也可作为从事计算机应用的工程技术人员的参考书。

## &lt;&lt;汇编语言程序设计教程&gt;&gt;

## 书籍目录

## 第1章 汇编语言基础知识

## 1.1 计算机基础知识

- 1.1.1 计算机的发展史
- 1.1.2 计算机的特性
- 1.1.3 计算机的分类
- 1.1.4 计算机的主要技术指标

## 1.2 计算机的基本结构与组成

- 1.2.1 计算机的硬件
- 1.2.2 计算机的软件
- 1.2.3 计算机的程序设计语言
- 1.2.4 计算机系统的层次结构

## 1.3 计算机中的数制与码制

- 1.3.1 数制及数制转换
- 1.3.2 机器数的编码
- 1.3.3 定点数与浮点数
- 1.3.4 码制

## 思考与练习题

## 第2章 微型计算机体系结构

## 2.1 8086 / 8088微处理器

- 2.1.1 8086 / 8088的功能结构
- 2.1.2 8086 / 8088的寄存器组织
- 2.1.3 8086 / 8088的存储器组织

## 2.2 微机的主板结构

## 2.3 80x86微处理器

- 2.3.1 Intel80x86微处理器的发展
- 2.3.2 IA-32CPU功能结构
- 2.3.3 IA-32CPU寄存器组
- 2.3.4 IA-32CPU存储器管理

## 思考与练习题

## 第3章 微型计算机的指令系统

## 3.1 寻址方式

- 3.1.1 操作数的种类
- 3.1.2 8086 / 8088的机器代码格式
- 3.1.3 与数据有关的寻址方式
- 3.1.4 与转移地址有关的寻址方式

## 3.2 8086 / 8088指令系统

- 3.2.1 数据传送类指令
- 3.2.2 算术运算类指令
- 3.2.3 逻辑操作类指令
- 3.2.4 程序控制类指令
- 3.2.5 串操作类指令
- 3.2.6 处理器控制类指令
- 3.2.7 输入输出类指令

## 3.3 80x86指令系统介绍

- 3.3.1 80。

## &lt;&lt;汇编语言程序设计教程&gt;&gt;

## x86寻址方式

- 3.3.2 80286指令系统新增指令
- 3.3.3 80386指令系统新增指令
- 3.3.4 80486指令系统新增指令
- 3.3.5 Pentium指令系统新增指令

## 思考与练习题

## 第4章 伪指令与汇编语言程序结构设计

- 4.1 汇编语言语句类型和格式
- 4.2 伪指令
  - 4.2.1 表达式赋值伪指令
  - 4.2.2 数据定义伪指令
  - 4.2.3 LABEL伪指令
  - 4.2.4 段定义伪指令
  - 4.2.5 简化段定义伪指令
  - 4.2.6 过程定义伪指令
  - 4.2.7 模块命名、通信等伪指令
- 4.3 汇编语言源程序结构
  - 4.3.1 完整段定义结构
  - 4.3.2 简化段定义结构
  - 4.3.3 程序段前缀结构
  - 4.3.4 可执行程序结构

## 思考与练习题

## 第5章 汇编语言程序设计

- 5.1 汇编语言程序设计概述
- 5.2 顺序程序设计
- 5.3 分支程序设计
  - 5.3.1 双分支结构程序设计
  - 5.3.2 多分支结构程序设计
- 5.4 循环程序设计
  - 5.4.1 简单循环程序设计
  - 5.4.2 多重循环程序设计

## 思考与练习题

## 第6章 子程序设计

- 6.1 子程序的定义与调用
  - 6.1.1 子程序的定义
  - 6.1.2 子程序的调用
- 6.2 子程序的参数传递方法
  - 6.2.1 通过寄存器传递参数
  - 6.2.2 通过堆栈传递参数
  - 6.2.3 通过存储单元传递参数
- 6.3 子程序的嵌套与递归
  - 6.3.1 子程序的嵌套调用
  - 6.3.2 子程序的递归调用

## 思考与练习题

## 第7章 输入输出程序设计

- 7.1 微机接口技术概述
- 7.2 输入输出的控制方式

## <<汇编语言程序设计教程>>

7.2.1 程序查询传送方式

7.2.2 中断传送方式

7.2.3 DMA传送方式

7.3 输入输出综合应用程序举例

思考与练习题

### 第8章 高级汇编技术

8.1 宏汇编

8.1.1 宏定义与宏调用

8.1.2 宏汇编实例分析

8.1.3 宏嵌套

8.2 重复汇编与条件汇编

8.2.1 重复汇编

8.2.2 条件汇编

8.3 复杂数据结构

8.3.1 结构

8.3.2 记录

8.4 模块化程序设计

8.4.1 宏库的使用

8.4.2 源程序的包含文件

8.4.3 目标代码文件的连接

思考与练习题

### 第9章 DOS / BIOS功能调用

9.1 概述

9.2 DOS功能调用

9.2.1 DOS功能调用概述

9.2.2 DOS功能调用程序实例

9.3 BIOS功能调用,

9.3.1 BIOS功能调用概述

9.3.2 BIOS功能调用程序实例

9.3.3 显示器BIOS中断服务

9.4 综合应用程序设计举例

思考与练习题

### 第10章 汇编语言上机实验

10.1 汇编语言程序设计上机实验相关知识

10.1.1 汇编程序

10.1.2 DEBUG命令的使用

10.1.3 汇编错误信息

10.2 微型计算机操作系统介绍

10.2.1 微型机操作系统MS-DOS

10.2.2 微型机操作系统Windows

10.3 程序设计实例分析及实验任务

10.3.1 顺序程序设计

10.3.2 分支程序设计

10.3.3 循环程序设计

10.3.4 子程序设计

10.3.5 系统功能调用

10.4 调试程序CodeView的使用

<<汇编语言程序设计教程>>

10.5 汇编语言与C / C++的混合编程

思考与练习题

附录A DOS功能调用(INT 21H)

附录B BIOS功能调用

附录C 80X86指令系统一览表

参考文献

## <<汇编语言程序设计教程>>

### 编辑推荐

教学目标明确，注重理论与实践的结合      教学方法灵活，培养学生自主学习的能力      教学内容先进，强调计算机在各专业中的应用      教学模式完善，提供配套的教学资源解决方案

<<汇编语言程序设计教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>