

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787302158783

10位ISBN编号：7302158789

出版时间：2007-12

出版时间：清华大学

作者：牟琦

页数：368

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机原理与接口技术>>

内容概要

《微机原理与接口技术》主要介绍微型计算机有关的基础知识，8086系统CPU结构、指令系统、汇编语言程序设计及存储器的组成、输入输出系统和常用接口芯片等内容。

《微机原理与接口技术》内容翔实，图文并茂，将理论介绍与上机操作紧密结合，重点放在对基础知识和基本操作技能的培养上。

《微机原理与接口技术》适合各类应用型大学作为《微机原理与接口技术》课程的教材使用，也可作为工程技术人员的参考资料。

<<微机原理与接口技术>>

书籍目录

第1章绪论1.1概述1.1.1微型计算机及其发展概况1.1.2微型计算机的特点1.2计算机中的数据表示与编码1.2.1数和数制1.2.2计算机中带符号数的表示方法1.2.3定点数与浮点数1.2.4十进制数的编码1.2.5ASCII字符代码1.3微型计算机的逻辑电路基础1.3.1触发器1.3.2寄存器1.3.3三态电路1.3.4译码器74LS1381.4微型计算机基本结构与工作原理1.4.1微型计算机系统的组成1.4.2微型计算机的基本工作方法1.5例题解析习题1第2章8086 CPU结构2.18086微处理器内部基本结构2.1.18086 CPU的内部结构2.1.28086 CPU寄存器结构2.2 8086总线的工作周期2.3 8086微处理器外部基本引脚与工作模式2.3.1工作模式2.3.28086微处理器外部基本引脚2.3.3最小模式和最大模式的典型配置2.48086微处理器的存储器组织2.4.1存储器地址空间和数据存储格式2.4.2存储器的分段结构和物理地址的形成2.58086微处理器的时序2.5.1系统的复位与启动2.5.2最小模式系统总线周期时序2.5.3最大模式系统总线周期时序2.6Intel 80x86系列微处理器简介2.7例题解析习题2【】 【】 目录【】 微机原理与接口技术【】 第3章寻址方式与指令系统3.1指令系统概述3.1.1指令的基本概念3.1.2指令格式3.1.38086汇编语言格式3.1.4指令的执行3.28086寻址方式3.2.1数据寻址方式3.2.2程序地址寻址方式3.38086指令系统3.3.1数据传送指令3.3.2算术运算指令3.3.3逻辑运算指令3.3.4移位指令3.3.5串操作指令3.3.6程序控制指令3.3.7处理器控制指令3.4例题解析习题3第4章汇编语言程序设计4.1汇编语言程序基本格式4.1.1汇编语言概述4.1.2汇编语言源程序和汇编程序4.1.3汇编语言的特点4.1.4一般汇编语言程序的结构形式4.2汇编语言基本语法4.2.1常量、变量与标号4.2.2运算符与表达式4.3伪指令4.4宏指令4.5系统功能调用4.5.1DOS软中断指令4.5.2DOS系统功能调用（INT 21H）4.6汇编语言程序设计举例4.6.1顺序程序结构4.6.2分支程序设计4.6.3循环程序设计4.6.4子程序设计4.6.5实用程序设计举例4.7汇编语言程序上机过程4.8调试程序DEBUG的使用4.9例题解析习题4第5章半导体存储器5.1概述5.1.1存储器的分类5.1.2存储器的性能指标5.2随机读写存储器5.2.1静态MOS存储器5.2.2动态MOS存储器5.3只读存储器5.3.1掩膜只读存储器5.3.2可擦可编程只读存储器5.3.3电可擦可编程存储器5.3.4快擦写存储器5.4内存管理5.4.180x86系列CPU的工作模式5.4.2内存空间的管理5.5例题解析习题5第6章输入输出技术6.1输入输出的基本方法6.1.1输入输出接口的概念及基本结构6.1.2外设接口的编址方式6.1.3输入输出的基本方法6.2程序控制方式6.3中断方式6.3.1中断的基本概念6.3.28086中断系统6.3.38259中断控制器6.4直接存储器存取6.4.1DMA的工作过程6.4.2DMA控制器82376.5例题解析习题6第7章常用接口芯片7.1可编程并行接口82557.1.1并行通信的概念7.1.28255外部引脚及内部结构7.1.38255的工作方式7.1.4方式控制字及状态字7.1.58255与CPU的连接7.1.68255应用举例7.2可编程定时/计数器8253/82547.2.18253的外部引线及内部结构7.2.28253的方式控制字和读/写操作7.2.38253的工作方式7.2.48253的初始化编程及应用7.2.5可编程定时/计数器82547.3可编程串行接口82517.3.1串行通信概述7.3.28251的外部引线及内部结构7.3.38251的控制字及其工作方式7.3.48251串行接口应用举例7.4模拟I/O接口7.4.1DAC及其与CPU的接口7.4.2ADC及其与CPU的接口7.5例题解析习题7第8章实验8.1动态调试程序DEBUG8.1.1DEBUG的启动与退出8.1.2汇编、执行、跟踪与反汇编8.1.3显示、修改内存和寄存器命令8.1.4磁盘文件操作8.1.5查找、比较、填充和移动内存命令8.1.6其他命令8.2DOS常用命令及8086指令使用8.3内存操作数及寻址方法8.4汇编语言程序上机过程8.5分支程序8.6多重循环程序8.7子程序8.8存储器扩展实验8.9中断特性及8259应用编程实验8.10 8259级联实验8.11 8255并行接口应用实验8.12 8253定时/计数器应用实验8.13 8251串行接口应用实验8.14 自动计数显示系统

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>