

<<数字电子技术基本教程>>

图书基本信息

书名：<<数字电子技术基本教程>>

13位ISBN编号：9787302152019

10位ISBN编号：7302152012

出版时间：2007-8

出版时间：清华大学

作者：阎石 编

页数：276

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基本教程>>

内容概要

本书是按照教育部高等学校电子信息与电气学科基础课程教学指导分委员会修订的《数字电子技术基础课程教学基本要求》编写的数字电子技术基础简明教程。

本书内容简明扼要，重点讲授了数字电子技术的基本知识、基本理论以及分析和设计数字电路的一般方法。

全书共分为10章，内容包括数制和码制、逻辑代数及其应用、逻辑门、组合逻辑电路、触发器、时序逻辑电路、半导体存储器、可编程逻辑器件、脉冲波形的产生和变换、数模和模数转换。

本书可作为高等院校电气信息类各专业、仪器仪表类各专业和部分非电类专业本科生的教科书，尤其适合于学时较少的情况，也可供工程技术人员学习数字电子技术时参考。

<<数字电子技术基本教程>>

作者简介

阎石，清华大学教授、全国高等学校电子技术研究会理事长。

1937年生人，1958年毕业于清华大学自动控制系，其后一直在清华大学从事电子技术的教学与科研工作。

曾任国家教委工科本科基础课程教学指导委员会第一、二届委员，华北地区高等学校电子技术教学研究会理事长。

1989年与

<<数字电子技术基本教程>>

书籍目录

绪论第1章 数制和码制 1。

1 数制 1。

2 编码 1。

3 二进制算术运算 本章小结 习题第2章 逻辑代数及其应用 2。

1 逻辑代数的基本公式和导出公式 2。

2 代入定理及其应用 2。

3 逻辑函数及其描述方法 2。

4 逻辑函数的化简方法 2。

5 具有无关项的逻辑函数及其简化 2。

6 逻辑函数形式的变换 2。

7 用Multisim7进行逻辑函数的化简和变换 本章小结 习题第3章 逻辑门 3。

1 MOS管的开关特性 3。

2 CMOS门电路 3。

3 双极型半导体二极管和三极管的开关特性 3。

4 TTL门电路 3。

5 ECL电路 3。

6 BiCMOS门电路 本章小结 习题 第4章 组合逻辑电路 4。

1 组合逻辑电路的特点和分析方法 4。

2 常用的组合逻辑电路 4。

3 组合逻辑电路的设计方法 4。

4 组合逻辑电路中的竞争-冒险现象 本章小结 习题第5章 触发器 5.1 SR锁存器 5.2 时钟电平触发的触发器 5.3 时钟脉冲触发的触发器 5.4 时钟边沿触发的触发器 5.5 触发器逻辑功能的分类及逻辑功能的描述 本章小结 习题 第6章 时序逻辑电路第7章 半导体存储器第8章 可编程逻辑器件第9章 脉冲波形的产生和整形第10章 数模和模数转换附录一 《GB/T 4728.12-1996电气简

图用图形符号 二进制逻辑元件》简介附录二 基本逻辑单元图形符号对照表附页1 PAL16L8的逻辑图附页2 PAL16R4的逻辑图参考文献

<<数字电子技术基本教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>