

## <<EDA技术及应用实践>>

### 图书基本信息

书名：<<EDA技术及应用实践>>

13位ISBN编号：9787302129004

10位ISBN编号：7302129002

出版时间：2006-8

出版时间：清华大学出版社

作者：高有堂 主编，乔建良 等编著

页数：389

字数：602000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<EDA技术及应用实践>>

### 内容概要

全书分为三部分。

第1部分是EDA（电子设计自动化）技术的硬件资源篇，主要介绍了常用可编程逻辑器件的结构、性能指标。

第2部分是EDA技术的软件操作篇，主要介绍了Quartus 5.0软件工具的基本结构、主要功能以及工具的使用，EDA技术的发展和工具的使用，VHDL结构和应用实例。

第3部分是EDA技术的设计应用篇，通过不同领域的应用实例，使读者掌握使用可编程逻辑器件解决实际问题的方法。

本书的编者根据几年的教学实践以及全国电子大赛征题与指导和科研实践的体会，从实际应用的角度出发，编写了此书。

在写作过程中，着重以培养能力为目标，力求通过大量的、覆盖面广的实例，突出本书的实用性。

本书可作为高等学校计算机、电子类专业的本科生教材，也可以作为广大电子设计工程师、ASIC设计人员和系统设计者的参考书。

## &lt;&lt;EDA技术及应用实践&gt;&gt;

## 书籍目录

第1部分 硬件资源篇 第1章 电子设计自动化综述 1.1 EDA技术的发展 1.2 EDA技术的基本工具 1.3 EDA技术的基本设计思路 1.4 PLD的设计流程 习题 第2章 Altera公司可编程逻辑器件 2.1 Altera器件的命名 2.2 Altera常用器件 2.3 Altera新型器件 习题第2部分 软件操作篇 第3章 Quartus 5.0设计软件 3.1 概述 3.2 Quartus 5.0软件安装 3.3 一般设计流程 3.4 Quartus 5.0软件的设计操作 3.5 Quartus 5.0设计项目的编译 3.6 Quartus 5.0设计项目的仿真验证 3.7 时序分析 3.8 器件编程 习题 第4章 VHDL语言程序设计 4.1 VHDL语言语法基础 4.2 VHDL语言的基本结构 4.3 VHDL语言顺序语句 4.4 VHDL并行语句 习题第3部分 设计应用篇 第5章 数字系统设计与实现 5.1 模为60的计数器设计与实现 5.2 时钟电路的设计与实现 5.3 状态机电路设计与实现 5.4 半整数分频器的设计 5.5 UART数据接收发送电路设计与实现 5.6 CPLD在人机接口中的设计与实现 5.7 并行8255接口电路设计与实现 习题 第6章 提高电路设计效率的常用方法 6.1 引言 6.2 EAB单元的使用 6.3 芯片速度的优化 6.4 使用LPM宏单元库 6.5 提高设计效率的综合应用 习题 第7章 FPGA/CPLD器件的配置 7.1 ByteBlaster配置 7.2 ByteBlasterMV并口下载电缆 7.3 MasterBlaster串行/USB通信电缆 7.4 BitBlaster串行下载电缆 7.5 MCU的快速配置 习题 第8章 综合设计与功能实现 8.1 PLD/FPGA系统板的抗干扰设计 8.2 电路中毛刺现象的产生及消除 8.3 系统功能下载/配置电路的焊接调试与功能实现 习题 第9章 电子设计与竞赛指导 9.1 电子电路设计方案的选择 9.2 历届电子设计竞赛题分析 9.3 典型竞赛题目设计 9.4 竞赛论文撰写 习题参考文献

<<EDA技术及应用实践>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>