

## <<完整的数字设计>>

### 图书基本信息

书名：<<完整的数字设计>>

13位ISBN编号：9787302119227

10位ISBN编号：7302119228

出版时间：2006-5

出版时间：清华大学

作者：鲍尔奇

页数：442

译者：李兆麟

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<完整的数字设计>>

### 内容概要

现代高性能通信和嵌入式系统的蓬勃发展对于电子工程师和大学的数字电路硬件设计技术提出了新的挑战和要求。

为了使所设计的数字系统能成功地工作，设计人员不仅需要具备系统原理方面的基础知识，而且也需要在具体实现数字设计的专门知识方面有一个全面的理解和指导。

本书作者Mark Balch是一位在美国硅谷长期从事高性能计算机网络硬件设计并积极参与工业标准的资深工程师，有丰富的实际工作经验，对数字设计有深刻理解。

在作者的这些成功经验以及对数字系统设计与实现深刻理解的基础，本书能帮助读者理解和探索数字系统的整体结构、定义数字系统的全定制设计要求、研究模块和元件相互间的密切联系、评估现有的设计部件和技术并帮助解决具体的设计问题。

其中包括以微处理器为基础的数字系统设计、支持数字系统的模拟电路原理以及如何用基本的设计元件和最新的设计技术实现一个完整的数字系统。

本书内容丰富、覆盖面广。

正如书名声称的那样，这是一本名副其实，内容完整的数字系统设计教科书，也是一本任何时候都应用方便的电子设计实用参考书。

## <<完整的数字设计>>

### 作者简介

Mark Balch是一名硅谷电子工程师，从事高性能计算机网络硬件设计方面的工作。他的工作包括PCB、FPGA和ASIC设计。先前从事通信行业的工作时，Mark就设计了HDTV、消费电子和工业计算机领域的产品。

除了从事产品设计外，Mark还积极参加工业标准委员会，并发表了技术会议著

## <<完整的数字设计>>

### 书籍目录

序致谢第1篇 数字基础 第1章 数字逻辑 1.1 布尔逻辑 1.2 布尔操作 1.3 卡诺图 1.4 二进制与十六进制 1.5 二进制加法 1.6 减法及负数 1.7 乘法和除法 1.8 触发器和锁存器 1.9 同步逻辑 1.10 同步时序分析 1.11 时钟偏移 1.12 时钟抖动 1.13 逻辑模块 第2章 集成电路7400逻辑系统 2.1 集成电路 2.2 集成电路封装 2.3 7400系列离散逻辑器件 2.4 7400系列在逻辑设计中的应用 2.5 采用7400系列实现的同步逻辑设计 2.6 7400系列的常用参数 2.7 数字集成电路的数据手册的说明 第3章 基本计算机结构 3.1 数字计算机 3.2 微处理器组成 3.3 子程序和堆栈 3.4 启动和中断 3.5 一个8位计算机的设计实例 3.6 地址分段 3.7 直接存储器访问DMA 3.8 微处理器总线扩展 3.9 汇编语言和寻址模式 第4章 存储器 4.1 存储器分类 4.2 EPROM 4.3 FLASH存储器 4.4 EEPROM 4.5 异步SRAM 4.6 异步DRAM 4.7 多端口存储器 4.8 FIFO 第5章 串行通信 5.1 串行和并行通信 5.2 通用异步收发器UART 5.3 ASCII数据描述 5.4 RS-232 5.5 RS-422 5.6 调制解调器和波特率 5.7 RS-485 5.8 网络数据格式 5.9 RS-485 5.10 一个简单的RS-485网络 5.11 芯片间的串行通信 第6章 具有指导意义的微处理器和微型计算机组件 6.1 进展 6.2 Motorola 6800微处理器系列..... 第2篇 高级数字系统第3篇 数字系统的模拟基础第4篇 数字系统设计实践附录A 进一步教育

<<完整的数字设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>