

<<EDA应用技术>>

图书基本信息

书名：<<EDA应用技术>>

13位ISBN编号：9787302105787

10位ISBN编号：7302105782

出版时间：2005-4

出版时间：清华大学出版社

作者：焦素敏

页数：346

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<EDA应用技术>>

内容概要

本书从EDA技术的应用角度出发, 简明而系统地介绍了EDA技术的相关内容。包括EDA技术的概念及特点, EDA技术的物质载体——可编程逻辑器件PLD, EDA技术的设计语言——硬件描述语言VHDL, EDA技术的开发设计流程和工具软件MAX+ plus。以此为基础, 第5章对大量常规的数字电路做出了VHDL描述, 第7章详细阐述了几个典型数字系统的设计方法, 并在第8章选取了多个实验实例。

全书在取材和编排上, 力求理论联系实际、由浅入深, 循序渐进。每章后面附有小结和习题, 便于读者学习和教学使用。

本书可作为高等院校电子信息、通信、自控和计算机等类各专业的教材, 也可作为上述学科或相关学科工程技术人员的参考书。

<<EDA应用技术>>

书籍目录

第1章 EDA概述	1.1 EDA技术及其重要性	1.1.1 什么是EDA技术	1.1.2 EDA技术的重要性
	1.2 EDA技术的知识体系	1.2.1 可编程逻辑器件	1.2.2 硬件描述语言
	1.2.3 EDA工具软件	1.3 EDA技术的特点和发展趋势	1.3.1 EDA技术的主要特点
	1.3.2 EDA技术的发展趋势	1.4 专用集成电路ASIC	1.4.1 ASIC的概念和分类
	1.4.2 可编程ASIC技术展望	小结	思考题与习题
	2.1.1 可编程逻辑器件的发展历程	2.1.2 可编程逻辑器件的分类	2.1.3 PLD的基本结构
	2.2 简单PLD	2.2.1 PAL	2.2.2 GAL
	CPLD的结构与工作原理	2.3.1 CPLD和FPGA	2.3.2 FPGA的结构与工作原理
	2.4.1 在系统可编程技术的特点	2.4.2 ispLSI系列1016的结构	2.4.3 ispGDS介绍
	小结	思考题与习题	第3章 EDA设计流程与开发工具
	3.1.1 设计输入	3.1.2 设计实现	3.1.3 设计仿真
	3.1.4 编程或配置	3.2 CPLD和FPGA的编程与配置方法	3.2.1 CPLD的ISP方式编程
	3.2.2 使用PC并行口配置FPGA	3.2.3 用专用配置器件配置FPGA	3.2.4 使用单片机配置FPGA
	3.3 常用的EDA开发工具软件	3.3.1 MAX+plus 概述	3.3.2 Lattice公司设计软件概述
	3.4.1 一位全加器的设计	3.4.2 2位十进制计数译码电路的设计	3.4.3 总结与补充说明
	小结	思考题与习题	第4章 VHDL硬件描述语言
	4.1 VHDL概述	第5章 VHDL程序设计基础
	第6章 MAX+plus 使用进阶	第7章 数字系统EDA设计举例	第8章 EDA实验
	附录 常用PLD芯片引脚图	参考文献	

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>