第一图书网, tushu007.com

<<EDA工程实践(附光盘)>>

图书基本信息

书名：<<EDA工程实践(附光盘)>>

13位ISBN编号：9787302089896

10位ISBN编号：7302089892

出版时间：2004-7-1

出版时间：清华大学出版社

作者：曾繁泰,李冰,孙刚见,王强

页数：453

字数：659000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书为“ EDA工程系列丛书 ”之五。

本书内容由5个部分组成：第1部分（第1-2章）讲述了VHDL语言和CPLD设计工具的使用方法；第2部分（第3-4章）讲述了PCB设计工具的使用和PCB设计方法；第3部分（第5章）讲述了集成电路版图设计实践；第4部分（第6章）为IBIS仿真模型，介绍了一些仿真方法；第5部分（第7-10章）讲述了专业的集成电路版图设计工具APOLLOII的使用、在APOLLOII环境下的集成电路版图设计方法、集成电路版图的设计规则检查和访真、在一个非专业设计工具的环境中集成电路版图的设计示例。

本书可以作为高校微电子、电子、通信等专业高年级本科生和研究生的教学参考读物，也可以作为工程技术人员工具书。

<<EDA工程实践(附光盘)>>

书籍目录

第一部分 VHDL和CPLD设计实践 第1章 CPLD/FPGA设计工具使用 1.1 ACTEL公司的EDA设计工具 1.2 ACTEL集成的第三方工具 1.3 ALTERA公司的EDA设计工具——Quartus II 1.4 IC设计实验教学大纲（参考） 1.5 数字IC设计开发系统 1.6 时钟设计实验IP核 第2章 IC前端设计实践 2.1 在线罗辑分析仪的使用方法 2.2 设计双口RAM实现FIFO功能 2.3 利用可编程器件设计看门狗电器 2.4 把32 bit RISC处理器置入FPGA 2.5 用PLD器件设计通信系统第二部分 PCB设计实践 第3章 PCB设计工具的使用 3.1 Orcad PCB设计工具 3.2 版图布局布线 3.3 SPECCTRA编辑和自动化布线 3.4 PSpice A/D仿真工具 第4章 PCB设计实践 4.1 板级电路系统设计流程 4.2 板级电路系统设计实践 4.3 Allegro中的基本操作 4.4 PCB可生产性 4.5 PCB可测试性 4.6 PCB文件打印输出第三部分 ASIC设计实践 第5章 ASIC设计工具使用第四部分 仿真实践 第6章 IBIS模型结构、创建与应用第五部分 集成电路版图设计 第7章 Apolloll设计工具 第8章 版图设计 第9章 版图仿真、设计规则检查和修改 第10章 版图设计实践英汉名词缩略语对照表参考文献鸣谢

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com