第一图书网, tushu007.com

<<TMS320C28x系列DSP的CPU与>>

图书基本信息

书名：<<TMS320C28x系列DSP的CPU与外设（上）>>

13位ISBN编号：9787302085928

10位ISBN编号：7302085927

出版时间：2004-9-1

出版时间：清华大学出版社

作者：张卫宁,Texas instruments incorporated

页数：271

字数：391000

译者：张卫宁

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书详细介绍了TMS320C28x系列数字信号处理器（DSP）的总体结构、CPU内核和存储器映像，并介绍了C28x的寻址方式及汇编语言、时钟和系统控制、片内外设的中断扩展和引导ROM、仿真特性等。
本书可供高等学校电子、通信、计算机、自动控制和电力电子技术等专业的高年级本科生及研究生作为教科书或参考书，也可作为各领域中从事信号处理、控制和电力电子技术的科研及工程技术人员的参考书籍。

书籍目录

第1章 芯片结构及性能概述 1.1 TMS320C28x系列芯片的结构及性能 1.2 引脚分布及引脚功能第2章 中央处理单元CPU 2.1 CPU概述 2.2 CPU的结构及总线 2.3 CPU的寄存器阵列 2.4 程序流 2.5 乘法操作 2.6 移位操作第3章 CPU的中断系统和复位 3.1 CPU中断概述 3.2 CPU中断向量和优先级 3.3 可屏蔽中断 3.4 非屏蔽中断 3.5 非法指令陷阱 3.6 硬件复位第4章 流水线 4.1 指令流水线 4.2 可视流水线操作 4.3 流水线活动的冻结 4.4 流水线的保护 4.5 非保护流水线冲突的避免第5章 存储器映像 5.1 片内程序/数据存储器[1][2] 5.2 片内Flash和OTP存储器 5.3 代码安全模块(CSM) 5.4 片外存储器及外部接口XINTF 5.5 各存储器映像区域的等待状态[1]第6章 C28x的寻址方式及汇编语言简介 6.1 寻址方式 6.2 寻址方式选择位(AMODE) 6.3 汇编器/编译器对AMODE位的跟踪 6.4 直接寻址方式(DP) 6.5 堆栈寻址方式(SP) 6.6 间接寻址方式 6.7 寄存器寻址方式 6.8 数据/程序/IO空间立即寻址方式 6.9 程序空间间接寻址方式 6.10 字节寻址方式 6.11 32位操作的定位 ……第7章 时钟和系统控制第8章 片内外设的中断扩展（PIE)第9章 引导ROM及引导装载器功能第10章 仿真特性

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com