

<<PLD逻辑设计实务>>

图书基本信息

书名：<<PLD逻辑设计实务>>

13位ISBN编号：9787302049654

10位ISBN编号：7302049653

出版时间：2002-1-1

出版时间：清华大学出版社

作者：邱耀煌

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<PLD逻辑设计实务>>

内容概要

本书结合详细实例着重介绍了PEEL和PAL (GAL) 这两种PLD。
介绍PEEL器件，使用PLACE软件，可用布尔代数法或真值表法描述组合逻辑电路等。

<<PLD逻辑设计实务>>

书籍目录

第1章 PEEL器件

1-1 PEEL的结构

.....

第2章 PLACE软件

2-1 PLACE软件的安装及使用

.....

第3章 组合逻辑电路设计（布尔代数法）

范例一 基本逻辑门

.....

第4章 组合逻辑电路设计（真值表法）

范例一 3-8译码器电路

.....

第5章 时序逻辑电路

5-1 状态图法

.....

第6章 用PEEL实现一些自测题目

6-1 检修卡

.....

第7章 PALASM4.0

7-1 PALASM的使用

.....

第8章 用PAL（GAL）实现一些自测题目

8-1 检修卡

.....

<<PLD逻辑设计实务>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>