

<<电子技术与数字电路>>

图书基本信息

书名：<<电子技术与数字电路>>

13位ISBN编号：9787301184288

10位ISBN编号：730118428X

出版时间：2010-12

出版时间：北京大学出版社

作者：王克义

页数：361

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<电子技术与数字电路>>

### 内容概要

《普通高等教育“十一五”国家级规划教材·电子信息科学基础课程丛书：电子技术与数字电路（第2版）》为普通高等教育“十一五”国家级规划教材。

《普通高等教育“十一五”国家级规划教材·电子信息科学基础课程丛书：电子技术与数字电路（第2版）》第一部分讲述模拟电子技术，内容包括半导体器件基础知识、基本放大电路、集成运算放大器、直流稳压电源等。

第二部分讲述数字电子技术，内容包括数制与编码、逻辑代数基础及应用、常用逻辑门电路、组合逻辑电路的分析与设计、触发器及时序逻辑电路、常用逻辑部件、可编程逻辑器件及其开发工具、数/模和模/数转换等。

严格按照教学大纲编写，内容精练，层次清楚，实用性强。

《普通高等教育“十一五”国家级规划教材·电子信息科学基础课程丛书：电子技术与数字电路（第2版）》可作为高等学校理工科各专业教材，也可作为高等教育自学考试和高职高专学校教材。

## 书籍目录

第1章 半导体器件 1.1 半导体基础知识 1.2 半导体二极管 1.3 双极型晶体管 1.4 场效应晶体管 本章小结 习题1  
第2章 放大电路基础 2.1 基本放大电路的组成和工作原理 2.2 放大电路的静态分析 2.3 放大电路的动态分析 2.4 静态工作点的稳定 2.5 共集电极放大电路 2.6 场效应晶体管放大电路 2.7 多级放大电路 2.8 差分放大电路 2.9 功率放大电路 本章小结 习题2  
第3章 集成运算放大器及其应用 3.1 集成运算放大器 3.2 放大电路中的负反馈 3.3 集成运放的线性应用, 3.4 集成运放的非线性应用 本章小结 习题3  
第4章 直流稳压电源 4.1 整流电路 4.2 滤波电路 4.3 直流稳压电路 4.4 集成稳压器 本章小结 习题4  
第5章 数字电路基础 5.1 进位计数制 5.2 不同进位制数之间的转换 5.3 二进制数的算术运算和逻辑运算 5.4 数据在计算机中的表示形式 5.5 字符代码 5.6 逻辑代数的基本原理及应用 本章小结 习题5  
第6章 逻辑门电路 6.1 分立元件的门电路 6.2 集成门电路 6.3 mos电路 6.4 逻辑门电路的性能指标 6.5 常用逻辑门的图形符号 本章小结 习题6  
第7章 组合逻辑电路 7.1 几个基本概念 7.2 逻辑函数的卡诺图化简法 7.3 不完全规定的逻辑函数的化简方法 7.4 组合逻辑电路的分析 7.5 组合逻辑电路的设计 7.6 几种常用的组合逻辑电路 7.7 利用中、大规模集成电路进行逻辑设计 7.8 组合逻辑电路中的竞争与险象 本章小结 习题7  
第8章 时序电路的基本单元——触发器 8.1 rs触发器 8.2 触发器外部逻辑特性的描述 8.3 维阻d触发器 8.4 主从jk触发器 8.5 t触发器 8.6 触发器的主要参数 8.7 不同类型触发器间的转换 8.8 触发器的激励表 8.9 触发器集成电路 本章小结 习题8  
第9章 时序逻辑电路 9.1 时序电路的基本组成 9.2 时序电路的描述方法 9.3 时序电路的分析 9.4 时序电路的设计 本章小结 习题9  
第10章 时序逻辑电路的应用 10.1 寄存器 10.2 串行加法器 10.3 计数器 本章小结 习题10  
第11章 可编程逻辑器件及其开发工具 11.1 可编程逻辑器件(pld)概述 11.2 fpga的工作原理与基本结构 11.3 fpga的设计与开发 本章小结 习题11  
第12章 脉冲信号的产生与整形 12.1 脉冲信号波形的特性参数 12.2 单稳态触发器 12.3 多谐振荡器 12.4 施密特触发器 12.5 555定时器 12, 6 单次脉冲产生电路 本章小结 习题12  
第13章 数/模和模/数转换器 13.1 概述 13.2 d/a转换器 13.3 a/d转换器 本章小结 习题13  
附录一 半导体器件的命名方法 附录二 线性网络常用定理与定律 部分习题参考答案 主要参考文献

<<电子技术与数字电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>