

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787301115077

10位ISBN编号：7301115075

出版时间：2007-2

出版单位：北京大学

作者：陈光军，傅越千主

页数：404

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微机原理与接口技术>>

### 内容概要

本书以培养学生应用能力为主要目标，做到基本概念、基本原理和实现技术相统一，并对计算机技术的最新发展作了适度的介绍和分析。

全书共分14章，主要介绍：计算机基础知识、80X86微处理器内部结构、指令系统与寻址方式、汇编语言程序设计、80X86微处理器的外部功能、总线技术、半导体存储器、80386/80486 CPU的存储器管理、中断技术、微型计算机的I/O接口技术、串行通信接口及应用、系统扩展接口设计、数/模和模/数转换器的接口设计、微型计算机应用系统的设计。

本书内容丰富、实用性强，可作为应用型本科计算机专业、网络工程专业和通信工程专业教材，也可供工程技术人员参考使用。

## &lt;&lt;微机原理与接口技术&gt;&gt;

## 书籍目录

第1章 计算机基础知识 1.1 计算机发展概况 1.2 微机系统 1.3 计算机中的数制及其转换 1.4 计算机中数的表示方法 1.5 微机的主要性能指标和应用 1.6 小结 1.7 习题第2章 80X86微处理器内部结构 2.1 微处理器的功能结构 2.2 8086/8088存储器组织及其寻址 2.3 8086/8088 I/O地址空间 2.4 高档微处理器 2.5 小结 2.6 习题第3章 指令系统与寻址方式 3.1 寻址方式 3.2 指令系统 3.3 小结 3.4 习题第4章 汇编语言程序设计 4.1 机器语言与汇编语言 4.2 汇编语言语句 4.3 伪指令系统 4.4 汇编语言程序的结构 4.5 基本结构程序设计 4.6 DOS/BIOS功能调用 4.7 小结 4.8 习题第5章 80X86微处理器的外部功能 5.1 8086/8088CPU的引脚功能 5.2 8086CPU的总线操作与时序 5.3 8086微处理器的系统配置 5.4 80386CPU的引脚功能 5.5 80486CPU的引脚功能 5.6 Pentium微处理器的引脚功能简介 5.7 小结 5.8 习题第6章 总线技术 6.1 总线概述 6.2 微型计算机常用总线标准 6.3 小结 6.4 习题第7章 半导体存储器 7.1 概述 7.2 随机存储器 7.3 只读存储器 7.4 快速擦除读/写存储器 7.5 存储器的扩展 7.6 存储器与CPU的速度匹配 7.7 高速缓冲存储器 7.8 小结 7.9 习题第8章 80386/80486 CPU的存储器管理 8.1 实模式存储器管理 8.2 保护虚地址方式存储器管理 8.3 保护机制 8.4 虚拟的8086模式 8.5 小结 8.6 习题第9章 中断技术第10章 微型计算机的I/O接口技术第11章 串行通信接口及应用第12章 系统扩展接口设计第13章 数/模和模/数转换器的接口设计第14章 微型计算机应用系统的设计附录参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>