

## <<DSP技术及应用>>

### 图书基本信息

书名：<<DSP技术及应用>>

13位ISBN编号：9787301107591

10位ISBN编号：7301107595

出版时间：2006-8

出版时间：北京大学出版社

作者：吴冬梅

页数：290

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<DSP技术及应用>>

### 内容概要

本书介绍了DSP技术的发展、现状及应用，并以TMS320C54x系列DSP为描述对象，介绍了硬件结构、指令系统、汇编语言程序设计方法、DSP集成开发环境(CCS)，并结合实例介绍了C54x片内外设及应用、基本硬件系统的设计，最后详细介绍了典型DSP应用系统的设计和实现方法。

本书的突出特点是以DSP的基本应用为主，内容安排详略得当，重点难点叙述详细，实用性强。本书可作为电子信息工程、通信工程、自动化等相关专业的高年级本科生和研究生的教材和参考书，也可作为相关技术人员从事DSP芯片开发与应用的参考书。

## &lt;&lt;DSP技术及应用&gt;&gt;

## 书籍目录

第1章 绪论 1.1 概述 1.1.1 DSP与DSP技术 1.1.2 DSP技术发展的两个领域 1.1.3 数字信号处理的实现方法 1.1.4 DSP系统的特点 1.2 可编程DSP芯片 1.2.1 DSP芯片的结构特点 1.2.2 DSP芯片的分类 1.2.3 DSP芯片的发展及趋势 1.2.4 DSP芯片的应用 1.3 TMS320系列DSF, 概述 1.3.1 TMS320C2000系列简介 1.3.2 TMS320C5000系列简介 1.3.3 TMS320C6000系列简介 1.4 DSP系统设计概要 1.4.1 DSF·系统设计过程 1.4.2 DSF·芯片的选择 1.4.3 DSF·应用系统的开发工具 1.5 习题与思考题第2章 TMS320c54x的硬件结构 2.1 TMS320C54x硬件结构框图 2.1.1 TMS320C : 54x内部结构 2.1.2 TMS320C54x主要特性 2.2 总线结构 2.3 中央处理单元 (CPU) 2.3.1 CPU状态和控制寄存器 2.3.2 算术逻辑单元 (ALU) 2.3.3 累加器A和B 2.3.4 桶形移位器 2.3.5 乘法器肋口法器单元 2.3.6 比较、选择和存储单元 2.3.7 指数编码器 2.4 存储器和I/O空间 2.4.1 存储空间的分配 2.4.2 程序存储器 2.4.3 数据存储器 2.4.4 I/O空间 2.5 中断系统 2.5.1 中断系统概述 2.5.2 中断标志寄存器 (IFR) 和中断屏蔽寄存器 (IMR) 2.5.3 接收、应答及处理中断 2.5.4 中断操作流程 2.5.5 重新安排中断向量地址 2.6 习题与思考题第3章 TMS320c54x指令系统 3.1 汇编源程序格式 3.2 指令集符号与意义 3.3 寻址方式 3.3.1 立即寻址 3.3.2 绝对寻址 3.3.3 累加器寻址 3.3.4 直接寻址 3.3.5 间接寻址 3.3.6 存储器映射寄存器寻址 3.3.7 堆栈寻址 3.4 指令系统 3.4.1 算术运算指令 3.4.2 逻辑指令 3.4.3 程序控制指令 3.4.4 存储和装入指令 3.5 习题与思考题第4章 TMs320c54x的软件开发第5章 DSP集成开发环境 (CCs) 第6章 DSP片内外设第7章 TMs320c54x基本系统设计第8章 TMS320c54x应用系统设计举例参考文献

<<DSP技术及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>