

<<联考计算机学科专业基础综合考>>

图书基本信息

书名：<<联考计算机学科专业基础综合考前串讲>>

13位ISBN编号：9787121085833

10位ISBN编号：7121085836

出版时间：2009-5

出版时间：电子工业出版社

作者：施游，朱云翔 著

页数：401

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 前言

根据教育部文件要求,全国硕士研究生入学统一考试计算机学科专业基础综合全国联考,初试科目调整为4门,分别是政治理论(100分)、外语(100分)、数学一(150分)、计算机专业基础综合(150分)。

其中计算机专业基础综合考试内容涵盖数据结构、计算机组成原理、操作系统和计算机网络4个学科专业基础课,要求考生比较系统地掌握上述专业基础课的概念、基本原理和方法,能够运用所学的基本原理和基本方法分析、判断和解决有关理论问题和实际问题。

**目的** 在全国硕士研究生入学统一考试计算机学科专业基础综合考试大纲中,所规定要考查的4个学科知识范围比较广。

根据希赛教育网的调查,考生希望得到一本“精装”书——该书既能涵盖考试大纲的所有知识点,同时又很精炼——以便在短时间内对考试大纲所规定的知识点进行快速的回顾和掌握,轻松考出高分。鉴于此,为了帮助广大考生顺利通过考试,希赛IT教育研发中心组织有关专家,在电子工业出版社的大力支持下,编写和出版了本书——全国硕士研究生入学统一考试计算机科学与技术学科联考计算机学科专业基础综合考试的考前串讲用书。

**内容** 本书对考试大纲规定的内容进行了有重点的串讲,利用表格分析法给出了每个知识点的难度及重点程度。

章节中的知识点解析深浅程度根据难度及重点程度的情况而定。

这种辅导方式保证内容全面,重点突出,为考生打造一条通向考研终点的捷径。

由于编写组成员均为研究生考试第一线的辅导专家,负责和参与了考试培训与辅导、教程编写、考试阅卷等方面的工作,因此,本书凝聚了专家们的知识、经验、心得和体会,也集成了专家们的精力和心血。

古人云:“温故而知新”,又云:“知己知彼,百战不殆”。

对考生来说,阅读本书就是一个“温故”的过程,必定会从中获取到新知识。

同时,通过阅读本书,考生可以掌握考试大纲规定的知识,掌握考试的重点和难点,非常轻松地找到考试的最后冲刺状态,做到稳拿高分。

**作者** 本书由希赛IT教育研发中心组编,由施游、朱云翔主编,由希赛顾问团首席顾问张友生博士负责统稿。

参加编写的人员有胡平、黄建新、钟经伟、张健、陈宇、刘华谱、王湘谕、易卫、曲向丽、李培潮、王功明、吴名星。

**致谢** 在本书的编写过程中,我们参考了许多高水平的资料和书籍,在此,我们对这些参考文献的作者表示真诚的感谢。

感谢电子工业出版社孙学瑛老师,她在本书的策划、选题的申报、写作大纲的确定,以及编辑、出版等方面付出了辛勤的劳动和智慧,给予了我们很多的支持和帮助。

感谢希赛教育的计算机专业考研培训的学员,他们的想法是汇成本书的源动力,他们的意见使本书更加贴近读者。

**交流** 由于我们水平有限,且本书涉及的知识点较多,书中难免有不妥和错误之处。我们诚恳地期望各位专家和读者不吝指教和帮助,对此,我们将深表感激。

## <<联考计算机学科专业基础综合考>>

### 内容概要

由希赛IT教育研发中心组织编写，紧扣教育部全国硕士研究生入学统一考试计算机科学与技术学科联考计算机学科专业基础综合学科考试大纲，通过对大纲进行科学的分析、研究，结合作者多年的考研辅导经验总结提炼而成。

《联考计算机学科专业基础综合考前串讲》主要内容包括考试指南、数据结构篇、计算机组成原理篇、操作系统篇和计算机网络篇。

《联考计算机学科专业基础综合考前串讲》采用表格分析法，科学地研究了每个知识点的难度及重点程度情况，准确把握每个出题点的深浅；详细解析了每一个考点，并科学编写了相应的冲刺强化训练习题，结构科学、重点突出、针对性强。

《联考计算机学科专业基础综合考前串讲》可以保证既不漏掉考试必需的知识点，又不加重考生的备考负担，使考生轻松、愉快地掌握知识点并领悟计算机学科考研专业基础综合考试的真谛——“一书在手，过关无忧”。

《联考计算机学科专业基础综合考前串讲》可以作为计算机学科考研专业基础综合全国联考的复习用书，也可作为计算机专业技术人员的参考用书。

## 书籍目录

- 第1章 考试指南1.1 考试题型分析1.2 考试知识点分析1.2.1 数据结构1.2.2 计算机组成原理1.2.3 操作系统1.2.4 计算机网络1.3 备考指南1.3.1 专业课学习1.3.2 学习效果检测1.3.3 辅导和培训第1篇 数据结构篇
- 第2章 线性表本章中常考的知识点有：(1) 线性表的顺序存储结构和链式存储结构的异同及各自的优缺点分析，分析最适合题设要求的线性表存储结构。  
(2) 线性表各种存储结构的实现以及插入、删除、查找等算法，以及掌握每种存储结构的算法时间复杂度和空间复杂度分析。
- 2.1 考点归纳与考点分析2.2 线性表的定义和基本操作 1 22.3 线性表的顺序存储结构 2 32.4 线性表的链式存储结构 2 32.5 静态链表 2 42.6 双向链表 3 42.7 循环链表 3 4第3章 栈、队列和数组本章考点中常考的知识点有：(1) 一个数据序列依次通过栈或队列后数据序列的变化情况。  
(2) 栈的各种存储结构的实现、入栈、出栈、栈空满的判断算法，以及每种存储结构的算法时间复杂度和空间复杂度分析。  
(3) 队列的各种存储结构的实现、入队列、出队列、队列空满的判断算法，以及每种存储结构的算法时间复杂度和空间复杂度分析。  
(4) 特殊矩阵的压缩存储设计方法和对应关系。
- 3.1 考点归纳与考点分析3.2 栈的基本概念 1 43.3 栈的顺序存储结构 2 33.4 栈的链式存储结构 3 33.5 队列的基本概念 1 33.6 队列的顺序存储结构 2 43.7 队列的链式存储结构 3 33.8 特殊矩阵的压缩存储 3 2第4章 树与二叉树本章中常考的知识点有：(1) 树基本术语、性质等。  
常见题目包括：计算树的度、结点个数、路径长度、树的高度(深度)等。  
(2) 二叉树的概念、性质、存储结构等。  
常见题目包括：计算二叉树结点个数、结点编号、不同度数结点之间的数量关系等。  
(3) 二叉树的遍历。  
常见题目包括：求遍历结果、求算术表达式的不同表示、由遍历序列恢复二叉树、递归/非递归遍历程序的编写、回溯法应用、与遍历相关的算法问题等。  
(4) 二叉树线索化。  
常见题目包括：线索二叉树的建立、各种线索二叉树树中结点前驱和后继的求解等。  
(5) 树和森林的遍历，树、森林与二叉树的关系。  
常见题目包括：求树和森林的遍历结果、树、森林与二叉树之间转换等。  
(6) 哈夫曼树的定义与构造方法。  
常见题目包括：建立哈夫曼树、编制哈夫曼编码。
- 4.1 考点归纳与考点分析4.2 树的概念 1 44.3 二叉树 2 44.4 树、森林 3 34.5 树的应用 3 3第5章 图本章考点中常考的知识点有：(1) 列举图的邻接矩阵及其邻接表。  
(2) 列举图的深度优先搜索序列和广度优先搜索序列。  
(3) 列举图的一棵最小生成树。  
(4) 指出图中某一个顶点相对于其他顶点的最小路径。  
(5) 列举有向无环图的拓扑排序序列。  
(6) 列举AOE-网的关键路径和关键活动。
- 5.1 考点归纳与考点分析5.2 图的概念 1 25.3 图的存储及基本操作 3 25.4 图的遍历 3 35.5 最小(代价)生成树 3 45.6 最短路径 3 45.7 拓扑排序 3 35.8 关键路径 3 4第6章 查找本章是考试的重点难点章节，概念较多，联系较为紧密，容易混淆。  
大家在复习这一章时要学会分类和对比相结合来进行复习。  
本章重点掌握各种查找算法的算法实现和平均查找长度的通用公式，以及在特定序列下的计算方法。
- 6.1 考点归纳与考点分析6.2 查找的基本概念 1 26.3 顺序查找法 2 36.4 折半查找法 2 36.5 二叉排序树 3 46.6 平衡二叉树(AVL树) 3 46.7 B-树 4 36.8 哈希表及其查找 3 4第7章 排序本章要求读者重点掌握排序的基本的概念、各种排序算法的设计思想，以及各种排序算法在不同条件下的时间、空间复杂度。

## &lt;&lt;联考计算机学科专业基础综合考&gt;&gt;

主要掌握直接插入、折半插入、冒泡排序、简单选择排序、希尔排序、快速排序、堆排序、二路归并排序、基数排序9种排序算法的相关知识。

7.1 考点归纳与考点分析 7.2 排序的基本概念 1 27.3 插入排序 2 37.4 冒泡排序 2 37.5 简单选择排序 2 47.6 希尔排序 3 47.7 快速排序 3 47.8 堆排序 4 47.9 二路归并排序 3 47.10 基数排序 4 37.11 各种内部排序算法的比较 4 4第2篇 计算机组成原理篇第8章 计算机系统概述本章中常考的知识点有：(1) 计算机发展历程，包括计算机的发展简史、计算机的分类等。

(2) 计算机系统层次结构，包括硬件、软件等。

(3) 计算机硬件的基本组成，包括运算器、存储器、控制器和输入/输出5个部件。

(4) 计算机软件的分类，包括系统软件、支撑软件、应用软件等。

(5) 计算机的工作过程，包括取指、译码、执行等3个过程。

(6) 计算机性能指标，包括吞吐量、响应时间，CPU时钟周期、主频、CPI、CPU执行时间，MIPS、MFLOPS等。

8.1 考点归纳与考点分析 8.2 计算机发展历程 1 18.3 计算机系统层次结构 1 28.4 计算机硬件的基本组成 2 28.5 计算机软件的分类 2 28.6 计算机的工作过程 2 28.7 计算机性能指标 3 2第9章 数据的表示和运算本章中常考的知识点有：(1) 进位计数制及其相互转换，包括二进制、八进制、十六进制、十进制数及它们之间的相互转换。

(2) 真值和机器数，包括真值和机器数的表示及相互转换。

(3) BCD码，包括BCD码的定义和表示方法。

(4) 字符与字符串，包括字符与字符串的定义和表示方法。

(5) 校验码，包括校验码的定义、分类及表示和运算。

(6) 定点数的表示，包括无符号数和有符号数的表示。

(7) 定点数的运算，包括定点数的位移运算、原码定点数的加/减运算、补码定点数的加/减运算、定点数的乘/除运算、溢出概念和判别方法。

(8) 浮点数的表示，包括浮点数的表示范围、IEEE754标准。

(9) 浮点数的加/减运算，包括浮点数的加法和减法运算。

(10) 算术逻辑单元ALU，包括串行加法器和并行加法器的逻辑表示和逻辑图，算术逻辑单元ALU的功能和机构（即ALU的功能和基本组成）。

9.1 考点归纳与考点分析 9.2 进位计数制及其相互转换 4 59.3 真值和机器数 3 49.4 BCD码 3 49.5 字符与字符串 3 39.6 校验码 3 49.7 定点数的表示 3 49.8 定点数的运算 3 49.9 浮点数的表示 3 49.10 浮点数运算 3 49.11 算术逻辑单元ALU 4 5第10章 存储器层次结构本章中常考的知识点有：(1) 存储器的分类。

(2) 存储器的层次结构。

(3) 半导体随机存取存储器，包括SRAM和DRAM存储器的工作原理。

(4) 只读存储器。

(5) 主存储器与CPU的连接。

(6) 双口RAM和多模块存储器。

(7) 高速缓冲存储器（Cache），包括程序访问的局部、Cache的基本工作原理、Cache和主存之间的映射方式、Cache中主存块的替换算法、Cache写策略等。

(8) 虚拟存储器，包括虚拟存储器的基本概念、页式虚拟存储器、段式虚拟存储器、段页式虚拟存储器、TLB（快表）等。

10.1 考点归纳与考点分析 10.2 存储器的分类 1 110.3 存储器的层次化结构 2 410.4 半导体随机存取存储器 3 410.5 只读存储器 2 310.6 主存储器与CPU的连接 3 310.7 双口RAM和多模块存储器 3 410.8 高速缓冲存储器（Cache） 4 510.9 虚拟存储器 4 5第11章 指令系统本章中常考的知识点有：(1) 指令格式，包括指令的基本格式、定长操作码指令格式、扩展操作码指令格式。

(2) 指令的寻址方式，包括有效地址的概念、数据寻址和指令寻址、常见寻址方式。

(3) CISC和RISC的基本概念。

11.1 考点归纳与考点分析 11.2 指令格式 4 511.3 指令的寻址方式 4 511.4 CISC和RISC的基本概念

## &lt;&lt;联考计算机学科专业基础综合考&gt;&gt;

- 3 5第12章 中央处理器本章中常考的知识点有：(1) CPU的功能和基本结构。
- (2) 指令执行过程。
- (3) 数据通路的功能和基本结构。
- (4) 控制器的功能和工作原理，包括硬布线控制器、微程序控制器，微程序、微指令和微命令，微指令的编码方式，微地址的形式方式等。
- (5) 指令流水线，包括指令流水线的基本概念、超标量和动态流水线的基本概念。
- 12.1 考点归纳与考点分析12.2 CPU的功能和基本结构 2 412.3 指令执行过程 3 512.4 数据通路的功能和基本结构 3 412.5 控制器的功能和工作原理 3 412.6 指令流水线 4 5第13章 总线本章中常考的知识点有：(1) 总线概述，包括总线的基本概念、总线的分类、总线的组成及性能指标等。
- (2) 总线仲裁，包括集中仲裁方式、分布仲裁方式等。
- (3) 总线操作和定时，包括同步定时方式、异步定时方式等。
- (4) 总线标准。
- 13.1 考点归纳与考点分析13.2 总线概述 3 513.3 总线仲裁 4 513.4 总线操作和定时 4 513.5 总线标准 3 3第14章 输入/输出(I/O)系统本章考点中常考的知识点有：(1) I/O系统基本概念。
- (2) 外部设备，包括输入设备(包括键盘、鼠标等)、输出设备(包括显示器、打印机等)、外存储器(包括硬盘存储器、磁盘阵列、光盘存储器等)。
- (3) I/O接口(I/O控制器)，包括I/O接口的功能和基本结构、I/O端口及其编址等。
- (4) I/O方式，包括程序查询方式、程序中断方式等。
- (5) 中断，包括中断的基本概念、中断响应过程、中断处理过程、多重中断和中断屏蔽的概念等。
- (6) DMA方式，包括DMA控制器的组成、DMA传送过程等。
- (7) 通道方式。
- 14.1 考点归纳与考点分析14.2 I/O系统基本概念 2 214.3 外部设备 2 214.3.1 输入设备14.3.2 输出设备14.4 I/O接口(I/O控制器) 3 314.4.1 I/O接口的功能14.3.2 I/O接口的基本结构14.3.3 I/O端口及其编址14.5 I/O方式 4 514.5.1 程序查询方式14.5.2 中断方式14.5.3 DMA方式14.5.4 通道方式第3篇 操作系统篇第15章 操作系统概述在这一章中，基本上不会出大题，考的都是书上列出的条条框框形式的，属于识记形式的题目。
- 重点是操作系统的概念、作用、4种基本特性和5种主要功能。
- 在这里面的重中之重，就是操作系统的4大特征和5大功能，尤其需要对操作系统的4大基本特征及之间的关系，最基本的特征是什么；操作系统的5大功能及必要性，其主要任务是什么等方面有较为深入的理解。
- 15.1 考点归纳与考点分析15.2 操作系统的基本概念 1 215.3 操作系统的发展与分类 1 115.3.1 操作系统的发展15.3.2 操作系统的分类15.4 操作系统的类型和特点 2 215.4.1 操作系统的类型15.4.2 各类操作系统的主要特征15.5 操作系统的特征和服务 2 215.5.1 操作系统的特征15.5.2 操作系统的服务15.6 操作系统的功能 2 215.7 操作系统的运行环境 1 215.7.1 传统计算15.7.2 基于Web的计算15.7.3 嵌入式计算第16章 进程管理进程管理是考试的热门。
- 这一章出题的灵活性比较大，重点是要掌握进程的基本特征和状态转换及转换的原因和事件，线程与进程的比较和线程两种实现方式的比较，进程通信的基本类型；要掌握各种调度算法及其适用环境，要会用算法来进行调度。
- 整个死锁一节都是重点，理解死锁的概念和产生死锁的充分必要条件；熟练掌握死锁的预防、避免和检测算法；了解处理死锁问题时避免饥饿的方法。
- 16.1 考点归纳与考点分析16.2 进程与线程 2 316.2.1 关于进程16.2.2 进程的状态与转换16.2.3 进程控制16.2.4 进程组织16.2.5 进程通信16.2.6 线程概念与多线程模型16.3 处理机调度 3 316.3.1 调度的基本概念16.3.2 调度时机、切换与过程16.3.3 调度的基本准则16.3.4 调度方式16.4 进程同步 4 416.4.1 基本概念和准则16.4.2 实现临界区互斥的基本方法16.4.3 信号量16.4.4 管程16.4.5 经典同步问题16.5 死锁 3 416.5.1 死锁的概念16.5.2 死锁处理策略16.5.3 死锁预防16.5.4 死锁避免16.5.5 死锁检测和解除第17章 内存管理内存管理是考试的热点，在这一章中我们要掌握内存管理的基本概念(程序装入与链接、逻辑地址与物理地址空间、内存保护)、交换与覆盖，以及连续分配管理方式(单一连续分配、分区分配

## &lt;&lt;联考计算机学科专业基础综合考&gt;&gt;

)和非连续分配管理方式(分页管理方式、分段管理方式、段页式管理方式)。

理解这些管理方式的基本原理和工作过程,搞清楚它们之间的关系和区别,以及各种方式的优点和缺点。

17.1 考点归纳与考点分析 17.2 内存管理基础 2 317.2.1 内存管理概念 17.2.2 交换与覆盖 17.2.3 连续分配管理方式 17.2.4 非连续分配管理方式 17.3 虚拟内存管理 4 417.3.1 虚拟内存基本概念 17.3.2 请求分页管理方式 17.3.3 页面置换算法 17.3.4 页面分配策略 17.3.5 抖动 17.3.6 请求分段管理方式 17.3.7 请求段页式管理方式 第18章 文件管理 文件管理不是考试的重点,这一章出的题量不会很大。

文件管理的重点是文件的几种逻辑物理结构,目录的管理和磁盘管理,比较重要的是要掌握磁盘管理各种调度算法的基本原理以及应用这些算法解题的思路。

18.1 考点归纳与考点分析 18.2 文件系统基础 1 118.2.1 文件概念 18.2.2 文件结构 18.2.3 目录结构 18.2.4 文件共享 18.2.5 文件保护 18.3 文件系统实现 2 218.3.1 文件系统层次结构 18.3.2 目录实现 18.3.3 文件实现 18.4 磁盘组织与管理 3 318.4.1 磁盘的结构 18.4.2 磁盘调度算法 18.4.3 磁盘的管理 第19章 输入/输出管理 输入/输出管理的考试重点是四种I/O控制方式各自的特点及其相互比较,而中断处理和SPOOLing技术以及提高性能的缓冲策略也很重要。

19.1 考点归纳与考点分析 19.2 I/O管理概述 2 319.2.1 I/O设备 19.2.2 I/O管理目标 19.2.3 I/O管理功能 19.2.4 I/O应用接口 19.2.5 I/O控制方式 19.3 I/O核心子系统 4 419.3.1 I/O调度概念 19.3.2 高速缓存与缓冲区 19.3.3 设备分配与回收 19.3.4 假脱机技术(SPOOLing) 19.3.5 出错处理 第4篇 计算机网络篇 第20章 计算机网络体系结构 本章考点中,常考的知识点有:(1)TCP/IP与OSI参考模型的区别,掌握它们各个层间的对应关系;(2)TCP/IP各层的主要功能,以及各层的常见协议。

20.1 考点归纳与考点分析 20.2 计算机网络的概念、组成与功能 1 220.3 计算机网络的分类 1 220.4 计算机网络与互联网的发展历史 1 220.5 计算机网络的标准化工作及相关组织 1 220.6 计算机网络分层结构 3 420.7 计算机网络协议、接口、服务等概念 2 320.8 ISO/OSI参考模型和TCP/IP模型 4 520.8.1 ISO/OSI参考模型 20.8.2 TCP/IP参考模型 20.8.3 TCP/IP与OSI参考模型的对应关系 20.8.4

TCP/IP各层的功能与主要常见协议 第21章 物理层 本章考点中,常考的知识点有:(1)三种主要的编码方法,以及它们的区别;(2)三种交换网络的优缺点,以及它们的区别;(3)传输介质的分类,以及各自的特点和应用场合。

21.1 考点归纳与考点分析 21.2 信道、信号、宽带、码元、波特、速率等基本概念 1 321.3 奈奎斯特定理与香农定理 2 221.4 信源与信宿 2 221.5 编码与调制 3 421.6 电路交换、报文交换与分组交换 4 421.6.1 电路交换 21.6.2 报文交换 21.6.3 分组交换 21.7 数据报与虚电路 3 321.8 双绞线、同轴电缆、光纤与无线传输介质 2 321.8.1 双绞线 21.8.2 同轴电缆 21.8.3 光纤 21.8.4 无线传输介质 21.9 物理层接口的特性 2 321.9.1 机械特性 21.9.2 电气特性 21.9.3 功能特性 21.9.4 规程特性 21.10 中继器与集线器

2 321.10.1 中继器 21.10.2 集线器 第22章 数据链路层 数据链路层常考的主要知识点有:数据帧的拆分与拼接;检错编码、纠错编码等差错控制;滑动窗口机制、停止—等待协议、后退N帧协议GBN、选择重传协议SR等流量控制与可靠传输机制;频分多路复用、时分多路复用、波分多路复用、码分多路复用等介质访问控制的概念和基本原理。

在数据链路层的协议中,要求掌握主要有ALOHA协议、CSMA协议、CSMA/CD协议、CSMA/CA协议、令牌传递协议。

对局域网与广域网的考查,也放在这个知识点中。

要求掌握局域网的基本概念与体系结构、以太网与IEEE 802.3、IEEE 802.11及令牌环网的基本原理;广域网的基本概念、PPP协议、HDLC协议、ATM网络基本原理等知识只需要有所了解。

最后还需对数据链路层设备网桥(网桥的概念、透明网桥与生成树算法、源选径网桥与源选径算法)、交换机及其工作原理等知识进行重点复习。

数据链路层主要题型有选择题和问答题。

22.1 考试大纲及考点分析 22.2 数据链路层的功能 2 222.3 组帧 2 222.4 差错控制 3 422.5 流量控制与可靠传输机制 2 322.6 介质访问控制 3 422.7 局域网 2 322.8 广域网 3 122.9 数据链路层设备 2 3 第23章 网络层 本章考点中,常考的知识点有:(1)网络层设备功能。(2)IPv4及分类。

<<联考计算机学科专业基础综合考>>

IP地址格式、分类、特殊地址及使用。

(3) 子网掩码及划分方法, 子网掩码定义及相关计算。

(4) CIDR含义及计算。

(5) 路由基本概念, 基本算法及计算, 自治系统, 域内路由与域间路由区别。

23.1 考点归纳与考点分析23.2 网络层的功能 1 323.3 路由算法 2 223.4 IPv4 3 423.4.1 A类地址23.4.2 B类地址23.4.3 C类地址23.4.4 特殊地址形式23.4.5 子网及掩码23.5 IPv6 3 323.5.1 IPv6地址分类23.5.2 IPv6地址表示方法23.5.3 IPv6地址表示时需要注意的问题23.6 路由协议 2 223.6.1 路由信息协议23.6.2 开放最短路径优先协议23.6.3 外部网关协议BGP第24章 传输层本章考点中, 常考的知识点有:

(1) TCP和UDP优缺点比较。

(2) TCP滑动窗口的实现形式, 用慢启动算法实现拥塞控制和TCP的流量控制。

(3) TCP的“三次握手”及ACK累计确认等知识点。

24.1 考点归纳及考点分析24.2 传输层提供的服务 1 224.2.1 传输层在协议层次中的位置24.2.2 运输层的主要功能及协议数据单元24.2.3 传输层两个协议24.2.4 端口的概念和Socket地址24.3 UDP协议 2

324.3.1 UDP概述24.3.2 UDP数据报格式24.3.3 UDP的特点24.4 TCP协议 3 424.4.1 TCP概述24.4.2 TCP的服务24.4.3 TCP的可靠性24.4.4 TCP的数据传输24.4.5 TCP的拥塞控制24.4.6 TCP差错控制24.4.7 TCP的连接管理第25章 应用层本章考点中, 常考的知识点有: (1) 域名解析的过程及解析算法。

(2) Telnet工作过程, 特别是本地NVT格式的数据转化。

(3) E-mail中发送和接收所使用的三个协议(SMTP、POP3和IMAP)及它们的区别与联系。

(4) 超文本传输协议(HTTP)的基本工作原理。

25.1 考点归纳与考点分析25.2 应用层协议原理 2 225.3 DNS系统 2 325.3.1 DNS概述25.3.2 DNS提供的服务25.3.3 Internet的域名结构25.3.4 DNS服务器工作原理25.3.5 DNS报文25.4 FTP 2 225.4.1 FTP概述25.4.2 FTP工作原理25.4.3 FTP的工作方式25.4.4 FTP协议的优缺点25.4.5 通过FTP传输文件25.4.6 简单文件传输协议25.5 远程终端协议(Telnet) 2 225.5.1 Telnet概述25.5.2 Telnet的工作过程25.5.3 Telnet协议25.6 电子邮件 2 225.6.1 电子邮件概述25.6.2 电子邮件的传递过程25.6.3 简单邮件传送协议25.6.4 电子邮件的收信协议25.6.5 电子邮件的格式25.6.6 多用途因特网邮件扩展(MIME) 25.7 WWW 2

325.7.1 WWW概述25.7.2 超文本链接、超媒体和超文本标记语言25.7.3 统一资源定位符URL25.7.4 超文本传送协议HTTP附录A 全国硕士研究生入学统一考试计算机科学与技术学科联考计算机学科专业基础综合试题分析与解答附录B 全国硕士研究生入学统一考试计算机科学与技术学科联考计算机学科专业基础综合考试大纲 考查目标 考试形式和试卷结构 考查范围数据结构计算机组成原理操作系统计算机网络

### 编辑推荐

为了摆脱大家备考时受图书错误的困扰,《联考计算机学科专业基础综合考前串讲》自信拥有超出市场水平的质量,特诚挚地推出“纠错机制”:《联考计算机学科专业基础综合考前串讲》的错误率小于0.01%对于每个知识性错误,第一个发现的读者,每个错误奖励68个希赛学币。当您发现一个知识性错误,我们称为“硬伤”时,请在希赛教育网站论坛(bbs.educity.cn)“书评在线”版块中的“希赛IT教育研发中心”中提出,经希赛专家核实后,就可以获得上述承诺的奖励。要注意的是:每个知识性错误,只有第一个发现和提出的读者,才会有奖励。

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>