

<<数字电路>>

图书基本信息

书名：<<数字电路>>

13位ISBN编号：9787121063343

10位ISBN编号：7121063344

出版时间：2011-6

出版时间：电子工业

作者：刘勇 编

页数：232

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电路>>

### 内容概要

本书根据高等职业教育电子信息类贯通制教学实际需求，结合作者近年来实际教学经验进行编写。以培养技能型人才为教学目的。

本书的主要内容包括数字电路基础、集成电路、组合逻辑电路、时序逻辑电路、脉冲波形的产生与变换电路、模数与数模转换电路基础、存储器与可编程逻辑器件等。

第8章列出了有关数字电路基础性实验题目与实训题目，供读者进行技能训练使用。

书末附录A、B对半导体基础知识做了概括性介绍。

根据高职高专技能型人才培养要求，适当把握教材的难度和深度，重视学生能力的培养。本书参考学时90学时。

本书可作为高职高专电子信息类专业教材，也可作为相关专业的教学用书或技术人员参考用书。

本书还配有电子教学参考资料包（包括教学指南、电子教案及习题答案），详见前言。

## &lt;&lt;数字电路&gt;&gt;

## 书籍目录

第1章 数字电路基础? 1.1 数制与码制 1.1.1 十进制数 1.1.2 二进制数、八进制数和十六进制数 1.1.3 进制之间的相互转换 1.1.4 BCD码与可靠性代码? 1.1.5 算术运算? 1.2 逻辑代数基础? 1.2.1 基本的逻辑运算 1.2.2 逻辑函数概述 1.2.3 逻辑代数的基本定律及规则?? 1.2.4 逻辑函数的标准表达式 1.2.5 逻辑函数的化简 本章小结? 习题1?第2章 集成门电路 2.1概述 2.2 TTL与非门电路 2.2.1 电路结构 2.2.2 电气特性 2.2.3 低功耗肖特基与非门电路 2.2.4 其他功能TTL门电路 2.2.5 TTL门电路使用注意事项 2.3 CMOS门电路 2.3.1 CMOS反相器 2.3.2 常见CMOS门电路 2.3.3 常见CMOS门电路举例 2.3.4 CMOS门电路产品说明及使用注意事项 2.4 接口电路 2.4.1 TTL驱动CMOS 2.4.2 CMOS驱动TTL 本章小结 习题2第3章 组合逻辑电路 3.1 组合逻辑电路的分析与设计 3.1.1 组合逻辑电路分析 3.1.2 组合逻辑电路设计 3.2 常见组合逻辑电路 3.2.1 加法器 3.2.2 编码器 3.2.3 译码器 3.2.4 数据选择器与数据分配器 3.3 组合逻辑电路的竞争冒险现象 本章小结 习题3第4章 时序逻辑电路 4.1 触发器 4.1.1 基本RS触发器 4.1.2 同步触发器 4.1.3 主从触发器 4.1.4 边沿触发器 4.1.5 触发器之间的转换 4.2 时序逻辑电路分析 4.2.1 同步时序逻辑电路分析 4.2.2 异步时序逻辑电路分析 4.3 寄存器 4.3.1 基本寄存器 4.3.2 移位寄存器 4.4 计数器 4.4.1 同步计数器 4.4.2 异步计数器 4.5 移存型计数器 4.6 计数器应用 4.6.1 反馈归零法获得 进制计数器 4.6.2 计数器级联获得大容量进制计数器 4.6.3 顺序脉冲发生器 本章小结 习题4第5章 脉冲波形的产生与变换电路 5.1概述 .....第6章 模数与数模转换电路基础第7章 存储器与可编程逻辑器件第8章 实验与实训附录A 数字电路识图基础附录B常 见数字集成电路速查索引参考文献

章节摘录

第1章 数字电路基础? 1.1 数制与码制 在生产实践中,经常需要用数字量表示物理量的大小,一般一位数是不够用的,这就需要使用进位计数的方法组成多位数码。构成多位数码中某一位的方法及高低位之间的进(借)位规则,称为进位计数制,简称数制。

<<数字电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>