

<<数字电路>>

图书基本信息

书名：<<数字电路>>

13位ISBN编号：9787121048951

10位ISBN编号：7121048957

出版时间：2007-9

出版时间：电子工业

作者：贾立新

页数：313

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路>>

内容概要

本书依据教育部教指委颁布的课程教学基本要求编写。

全书共8章，主要包括：数字电路基础知识、数制和码制、逻辑代数基础、集成门电路、组合逻辑电路、VHDL语言简介、触发器和时序逻辑电路、大规模数字集成电路、脉冲信号的产生与整形电路、数/模和模/数转换器、数字系统设计基础。

本书概念清楚、实践性强，附有大量应用实例和习题。

本书是浙江省省级精品课程配套教材，配套教学网站、多媒体课件和课后习题解答。

本书可作为高等学校电子信息、电气、通信、控制和计算机等专业的教材，也可供电子信息领域的广大科技工作者学习参考。

<<数字电路>>

书籍目录

第1章 数字逻辑基础	1.1 绪论	1.1.2 模拟
电路和数字电路	1.1.1 模拟信号和数字信号	1.2
数制和码制	1.1.3 数字电路的发展及应用	1.2.1 数制
辑代数基础	1.2.2 码制	1.3 逻辑代数基础
形式	1.3.1 三种基本逻辑运算	1.3.3 逻辑代数的基本公式和常用公式
辑函数化简的意义	1.3.2 复合逻辑运算	1.4 逻辑函数及其表示方法
1.5.3 逻辑函数的卡诺图化简法	1.3.4 逻辑代数的3个基本规则	1.4.2 逻辑函数的两种标准形式
	1.4.1 逻辑函数及其表示	1.5.1 逻辑函数的化简
	1.5 逻辑函数的化简	1.5.2 逻辑函数的公式化简法
	1.5.2 逻辑函数的公式化简法	本章小结
	自我检测题	
习题		第2章 集成门电路
	2.1 CMOS门电路	
2.1.1 CMOS管的开关特性	2.1.2 CMOS反相器的电路结构和	
工作原理	2.1.3 CMOS与非门和或非门	2.1.4 CMOS门电路的电气特性
	2.1.5 CMOS传输门	2.1.6 改进型CMOS
门电路	2.2 TTL门电路	
2.2.1 二极管和三极管的开关特性	2.2.2 分立元件门电路	2.2.3 LSTTL与非门
	2.2.4 LSTTL门电路的电气特性	2.2.5 TTL集电极开路门和三态门
成门电路的接口	本章小结	2.3 集成门电路的接口
自我检测题	习题	
	第3章 组合逻辑电路	3.1 组合逻辑电路的分析和设计
设计	3.1.1 组合逻辑电路的定义和特点	3.1.2 组合逻辑电路的分析方法
组合逻辑电路的设计方法	3.2 组合逻辑电路的竞争与冒险	3.1.3 竞争、冒险及其产生原因
	3.2.2 冒险现象的识别	3.2.1 竞争、冒险及其产生原因
3.3 VHDL语言简介	3.2.3 冒险现象的消除	3.2.2 冒险现象的识别
3.3.2 VHDL语言的基本结构	3.3.1 VHDL语言的要素	3.3.1 VHDL语言的要素
辑电路模块	3.3.3 VHDL语言的句法	3.4 常用组合逻辑电路模块
	3.4.1 编码器	3.4.2 译码器
	3.4.3 数据选择器	3.4.4 数值比较器
	3.4.5 加法器	本章小结
	自我检测题	习题
	4.1 锁存器	第4章 时序逻辑电路
	4.1.2 钟控SR锁存器	4.1.1 基本SR锁存器
	4.2 触发器	4.1.3 钟控D锁存器
	4.2.2 维持阻塞D触发器	4.2.1 主从触发器
	4.2.4 触发器的动态参数	4.2.3 利用传输延迟的JK触发器
数/模与模/数转换器	第5章 大规模数字集成电路	第6章 脉冲波形的产生与整形
第8章 数字系统设计基础	附录A 常用中规模集成电路图标符号	参考文献

<<数字电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>