

<<CMOS射频集成电路设计>>

图书基本信息

书名：<<CMOS射频集成电路设计>>

13位ISBN编号：9787121032806

10位ISBN编号：7121032805

出版时间：2006-11

出版时间：电子工业出版社

作者：李

页数：596

字数：1061000

译者：余志平

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<CMOS射频集成电路设计>>

内容概要

本书是《CMOS射频集成电路设计》的第二版，这本被誉为射频集成电路设计的指南书全面深入地介绍了设计千兆赫兹（GHz）CMOS射频集成电路的细节。

本书首先简要介绍了无线电发展史和无线系统原理；在回顾集成电路元件特性、MOS器件物理和模型、RLC串并联和其他振荡网络以及分布式系统特点的基础上，介绍了史密斯圆图、S参数和带宽估计技术；着重说明了现代高频宽带放大器的设计方法，详细讨论了关键的射频电路模块，包括低噪声放大器（LNA）、基准电压源、混频器、射频功率放大器、振荡器和频率综合器。

对于射频集成电路中存在的各类噪声及噪声特性（包括振荡电路中的相位噪声）进行了深入的探讨。

本书最后考察了收发器的总体结构并展望了射频电路未来发展的前景。

书中包括许多非常实用的电路图和其他插图，并附有许多具有启发性的习题，因此是高年级本科生和研究生学习有关射频电子学方面课程的理想教科书，对于从事射频集成电路设计或其他领域实际工作的工程技术人员也是一本非常有益的参考书。

<<CMOS射频集成电路设计>>

作者简介

Thomas H.Lee于1990年获得美国麻省理工学院电机工程系博士学位，现为斯坦福大学电气工程系副教授。

此外，他还是IEEE固态电路协会和IEEE微波理论与技术协会的杰出讲演者。他在国际会议上赢得过四次“最佳论文”奖，并赢得Packard基金会的研究基金。

<<CMOS射频集成电路设计>>

书籍目录

第1章 无线电发展历史的间断回顾第2章 无线通信原理概述第3章 无源PLC网络第4章 无源集成电路元件的特性第5章 MOS器件物理回顾第6章 分布参数系统第7章 中密斯圆图和S参数第8章 频带宽度估算方法第9章 高频放大器设计第10章 基准电压和偏置电路第11章 噪声第12章 低噪声放大器设计第13章 混频器第14章 反馈系统第15章 RF功率放大器第16章 锁相环第17章 振荡器与频率合成器第18章 相位噪声第19章 系统结构第20章 射频电路历史回顾

<<CMOS射频集成电路设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>