

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787121026324

10位ISBN编号：7121026325

出版时间：2006-6

出版时间：电子工业出版社

作者：弗洛伊德

页数：504

译者：余璆

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 前言

2001年7月间,电子工业出版社的领导同志邀请各高校十几位通信领域方面的老师,商量引进国外教材问题。

与会同志对出版社提出的计划十分赞同,大家认为,这对我国通信事业、特别是对高等院校通信学科的教学工作会很有好处。

.教材建设是高校教学建设的主要内容之一。

编写、出版一本好的教材,意味着开设了一门好的课程,甚至可能预示着一个崭新学科的诞生。

20世纪40年代MIT林肯实验室出版的一套28本雷达丛书,对近代电子学科、特别是对雷达技术的推动作用,就是一个很好的例子。

我国领导部门对教材建设一直非常重视。

20世纪80年代,在原教委教材编审委员会的领导下,汇集了高等院校几百位富有教学经验的专家。

## <<数字电子技术>>

### 内容概要

《数字电子技术》（第9版英文改编版）是关于数字电子技术的经典教材，内容涉及数字电子技术的基本概念、数制、逻辑门、布尔代数和逻辑化简、组合逻辑分析、组合逻辑的作用、计数器、移位寄存器、存储器、可编程逻辑与软件、集成电路技术等。全书的特色在于示例与习题丰富、图解清晰、语言流畅、写作风格简约。

## 书籍目录

1	Digital Concepts	11-1	Digital and Analog Quantities	21-2	Binary Digits , Logic Levels , and Digital Waveforms
2	Number Systems , Operations , and Codes	112-1	Decimal Numbers	122-2	Binary Numbers
132-3	Decimal-to-Binary Conversion	162-4	Binary Arithmetic	192-5	1s and 2s Complements of Binary Numbers
232-6	Signed Numbers	252-7	Arithmetic Operations with Signed Numbers	312-8	Hexadecimal Numbers
372-9	Octal Numbers	432-10	Binary Coded Decimal (BCD )	452-11	Digital Codes
482-12	Error Detection and Correction Codes	513	Logic Gates	643-1	The Inverter
653-2	The AND Gate	683-3	The OR Gate	753-4	The NAND Gate
803-5	The NOR Gate	853-6	The Exclusive-OR and Exclusive-NOR Gates	904	Boolean Algebra and Logic Simplification
994-1	Boolean Operations and Expressions	1004-2	Laws and Rules of Boolean Algebra	1014-3	DeMorgans Theorem
1074-4	Boolean Analysis of Logic Circuits	1104-5	Simplification Using Boolean Algebra	1124-6	Standard Forms of Boolean Expressions
1164-7	Boolean Expressions and Truth Tables	1224-8	The Karnaugh Map	1264-9	Karnaugh Map SOP Minimization
1284-10	Karnaugh Map POS Minimization	1375	Combinational Logic Analysis	1515-1	Basic Combinational Logic Circuits
1525-2	Implementing Combinational Logic	1565-3	The Universal Property of NAND and NOR Gates	1625-4	Combinational Logic Using NAND and NOR Gates
1645-5	Logic Circuit Operation with Pulse Waveform Inputs	1696	Functions of Combinational Logic	1786-1	Basic Adders
1796-2	Parallel Binary Adders	1826-3	Ripple Carry versus Look-Ahead Carry Adders	1896-4	Comparators
1926-5	Decoders	1976-6	Encoders	2056-7	Code Converters
2096-8	Multiplexers (Data Selectors )	2126-9	Demultiplexers	2216-10	Parity Generators/Checkers
2227	Latches , Flip-Flops , and Timers	2387-1	Latches	2397-2	Edge-Triggered Flip-Flops
2457-3	Flip-Flop Operating Characteristics	2577-4	Flip-Flop Applications	2607-5	One-Shots
2657-6	The 555 Timer	2708	Counters	2838-1	Asynchronous Counter Operation
2848-2	Synchronous Counter Operation	2928-3	Up/Down Synchronous Counters	3008-4	Design of Synchronous Counters
3038-5	Cascaded Counters	3138-6	Counter Decoding	3178-7	Counter Applications
3208-8	Logic Symbols with Dependency Notation	3259	Shift Registers	3389-1	Basic Shift Register Functions
3399-2	Serial In/Serial Out Shift Registers	3409-3	Serial In/Parallel Out Shift Registers	3449-4	Parallel In/Serial Out Shift Registers
3469-5	Parallel In/Parallel Out Shift Registers	3509-6	Bidirectional Shift Registers	3529-7	Shift Register Counters
3559-8	Shift Register Applications	3599-9	Logic Symbols with Dependency Notation	36510	Memory and Storage
37410-1	Basics of Semiconductor Memory	37510-2	Random-Access Memories (RAMs )	37910-3	Read-Only Memories (ROMs )
39210-4	Programmable ROMs (PROMs and EPROMs )	39710-5	Flash Memories	40010-6	Memory Expansion
40510-7	Special Types of Memories	41111	Introduction to Digital Signal Processing	42011-1	Digital Signal Processing Basics
42111-2	Converting Analog Signals to Digital	42211-3	Analog-to-Digital Conversion Methods	42811-4	Digital-to-Analog Conversion Methods
43812	Integrated Circuit Technologies	45012-1	Basic Operational Characteristics and Parameters	45112-2	CMOS Circuits
45912-3	TTL Circuits	46412-4	Practical Considerations in the Use of TTL	46912-5	Comparison of CMOS and TTL Performance
47712-6	Emitter-Coupled Logic (ECL ) Circuits	47812-7	PMOS , NMOS , and EzCMOS	479	Answers to Odd-Numbered Problems
488					

## <<数字电子技术>>

### 编辑推荐

《数字电子技术》（第9版英文改编版）是国外关于数字电子技术的经典教材，内容涉及数字电子技术的基本概念、数制、组合逻辑分析、存储器、集成电路技术等等。

基于其简约的写作方式及其众多的示例、练习和习题，《数字电子技术》（第9版英文改编版）强调了应用，并帮助读者培养职业生涯所需的实用技能。

《数字电子技术》（第9版英文改编版）为英文改编版。

《数字电子技术》（第9版英文改编版）可作为高等院校电子信息类专业本科生的教材，也可供相关技术、科研管理人员使用，或作为继续教育的参考书。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>