

<<集成数字电子技术>>

图书基本信息

书名：<<集成数字电子技术>>

13位ISBN编号：9787121017193

10位ISBN编号：7121017199

出版时间：2005-9

出版时间：电子工业出版社

作者：邹逢兴

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<集成数字电子技术>>

内容概要

本书作为高等学校电工电子类课程改革的系列教材之一，以《电工电子技术导论》为基础，以数字电子技术和数字电路设计技术的最新发展成果为起点，从培养学生分析、设计实用数字电路的能力出发，主要介绍逻辑分析与设计基础、数字系统基本逻辑单元、基于SSIC的逻辑设计与分析、常见MSIC逻辑功能部件、基于MSIC的逻辑设计与分析、基于LSIC/VLSIC的逻辑设计和数字EDA入门等内容。

本书从体系到内容都有很大创新，适合于作为各级各类高等学校理工科专业的本、专科生新一代教材。

对电子信息领域的科学研究和工程技术人员，本书也是一本很好的实用参考书。

<<集成数字电子技术>>

作者简介

邹逢兴（1945-），男，国防科技大学机电工程与自动化学院教授。
1969年从哈尔滨军事工程学院毕业留校任教，先后编著出版教材和专著12部，获军队教学成果一等奖2项，国家级教学成果二等奖1项，1998年获“伟确基金教材专著奖”，2001年获首届“国防科技大学优秀教师”称号并

<<集成数字电子技术>>

书籍目录

第1章 逻辑分析与设计基础 1.1 逻辑代数的公式与基本定理 1.2 逻辑函数及其表示方法 1.3 逻辑函数表达式的化简 1.4 具有无关项的逻辑函数及其化简 1.5 逻辑函数其他类型简化式的求法 1.6 组合逻辑电路和时序逻辑电路概述 思考题与习题第2章 数字系统基本逻辑单元 2.1 组合电路基本单元——逻辑门 2.2 时序电路基本单元——触发器 2.3 脉冲波形产生与整形电路 思考题与习题第3章 基于SSIC的逻辑设计与分析 3.1 基于SSIC的组合逻辑电路设计 3.2 基于SSIC的时序逻辑电路设计 3.3 基于SSIC的逻辑电路分析的 3.4 逻辑电路中的竞争——冒险 思考题与习题第4章 数字系统常见MSIC逻辑功能部件 4.1 常见MSIC组合逻辑部件 4.2 常见MSI时序逻辑部件 思考题与习题第5章 基于MSIC的逻辑设计与分析 5.1 基于MSIC的组合逻辑电路设计 5.2 基于MSIC的时序逻辑电路设计 5.3 基于MSIC的逻辑电路分析第6章 基于LSIC/VLSIC的逻辑设计 6.1 LSIC/VLSIC概述 6.2 半导体存储器 6.3 简单可编程逻辑器件及应用编程 6.4 复杂可编程逻辑器件 6.5 现场可编程门阵列 6.6 基于PLD的逻辑设计 思考题与习题第7章 数字EDA入门 7.1 数字EDA概述 7.2 数字EDA开发软件 7.3 数字EDA一般设计过程 7.4 设计举例 思考题与习题参考文献

<<集成数字电子技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>