

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787121008801

10位ISBN编号：7121008807

出版时间：2005-1

出版时间：电子工业

作者：徐建民，王东，邵艳华 编著

页数：332

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

本书以80x86/Pentium系列微处理器为背景，系统地介绍汇编语言程序设计的基础知识、基本方法和应用技术。

全书内容分为12章。

第1~4章介绍汇编语言程序设计的基础知识，第5~9章详细讲述汇编语言程序设计的基本方法，第10~11章对保护模式下的程序设计进行介绍，第12章介绍高级汇编技术。

<<汇编语言程序设计>>

书籍目录

第1章 基础知识 1.1 数据表示方法 1.2 80x86和Pentium微处理的功能结构 1.3 80x86和Pentium微处理的寄存器结构 1.4 汇编语言程序设计概述 习题1第2章 实模式下的存储器组织与寻址方式 2.1 实模式下的存储器组织 2.2 寻址方式 习题2第3章 伪指令及汇编语言源程序结构 3.1 汇编语言语句类型及格式 3.2 伪指令 3.3 汇编语言源程序结构 习题4第4章 基本指令系统与顺序结构程序设计 4.1 基本指令系统 4.2 顺序结构程序设计 习题4第5章 转移指令与分支结构程序设计 5.1 转移指令 5.2 分支结构程序设计 习题5第6章 循环指令与循环结构程序设计 6.1 循环控制指令 6.2 循环程序的结构 6.3 多重循环的程序设计 6.4 串操作程序 6.5 循环程序设计举例 习题6第7章 子程序设计第8章 实模式下的中断程序设计第9章 输入/输出程序设计第10章 保护模式下的存储器管理第11章 保护模式下的程序设计简介第12章 高级汇编技术附录A 汇编语言的上机过程附录B 动态调试程序DEBUG附录C 80x86/Pentium指令系统附录D 常用DOS功能调用表参考文献 3.4

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>