

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787118068740

10位ISBN编号：7118068748

出版时间：2010-6

出版时间：国防工业出版社

作者：李明杰，侯雅波 主编

页数：144

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术基础>>

### 内容概要

本书内容包括脉冲和数字电路、数字电路的基础知识、组合逻辑电路、触发器、时序逻辑电路、存储器与可编程逻辑器件及数字电路的应用七部分。

书中编写了较多工程应用实例和例题。

每章之后有小结和思考练习题，书末附有模拟测试题，便于教学与自学。

本书可作为高职院校电子工程、通信、工业自动化、计算机应用技术、仪器仪表等专业的专业基础教材，也可作为相关专业技术人员的自学参考书。

## &lt;&lt;数字电子技术基础&gt;&gt;

## 书籍目录

第1章 脉冲和数字电路 1.1 脉冲信号和数字电路 1.2 脉冲信号的特点、波形与参数 1.2.1 脉冲信号的基本特点 1.2.2 脉冲信号的波形与参数 1.3 数字电路的分类和学习方法 1.3.1 数字电路的分类 1.3.2 数字电路的学习方法 本章小结 思考与练习题第2章 数字电路的基础知识 2.1 数字电路概述 2.1.1 数字电路的基本概念 2.1.2 数制与编码 2.2 逻辑运算 2.2.1 逻辑代数的基本逻辑运算 2.2.2 逻辑函数及其表示方法 2.3 逻辑代数及逻辑函数的化简 2.3.1 逻辑代数的基本公式 2.3.2 逻辑代数的基本规则 2.3.3 逻辑函数的代数化简法 本章小结 思考与练习题第3章 组合逻辑电路 3.1 集成门电路 3.1.1 基本逻辑门电路 3.1.2 三极管—三极管逻辑门电路(TTL) 3.1.3 CMOS门电路 3.2 组合逻辑电路的分析和设计 3.3 常用组合逻辑电路 3.3.1 编码器 3.3.2 译码器 3.3.3 加法器 本章小结 思考与练习题第4章 触发器 4.1 RS触发器 4.1.1 基本RS触发器 4.1.2 同步RS触发器 4.2 JK触发器 4.2.1 主从RS触发器 4.2.2 主从JK触发器 4.3 D触发器和T触发器 4.3.1 D触发器 4.3.2 T触发器 4.4 CMOS触发器 4.5 触发器应用实例 本章小结 思考与练习题第5章 时序逻辑电路 5.1 同步时序逻辑电路的分析方法 5.1.1 同步时序逻辑电路分析步骤 5.1.2 同步时序电路分析举例 5.2 寄存器 5.2.1 数码寄存器 5.2.2 移位寄存器 5.3 计数器 5.3.1 二进制计数器 5.3.2 十进制计数器 5.3.3 集成计数器的应用 本章小结 思考与练习题第6章 半导体存储器与可编程逻辑器件第7章 数字电路的应用附录 模拟测试题参考文献

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>