

<<汇编语言程序设计>>

图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787118060089

10位ISBN编号：7118060089

出版时间：2009-1

出版时间：国防工业出版社

作者：张晓明

页数：284

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<汇编语言程序设计>>

内容概要

8086指令系统及汇编语言程序设计的方法和技术，介绍了32位80x86系列微处理器指令及其程序设计。

全书共分10章，第1章介绍基础知识；第2、3章介绍8086微处理器的基本结构、寻址方式及汇编语言程序格式；第4~7章叙述基本指令系统及顺序结构、分支结构、循环结构、子程序等设计方法；第8章介绍宏与多模块程序设计技术；第9章介绍输入/输出和中断程序设计；第10章介绍32位80x86微处理器指令及其程序设计方法。

全书提供了大量程序实例，每章后均附有习题。

本书可作为高等院校计算机及相关专业本、专科的汇编语言程序设计课程的教材或参考书，也可供使用汇编语言的工程技术人员参考。

<<汇编语言程序设计>>

书籍目录

第1章 基础知识1.1 数制及数制间的转换1.1.1 数制1.1.2 数制之间的转换1.1.3 二进制与十六进制的运算规则1.2 计算机语言1.2.1 机器语言1.2.2 汇编语言1.2.3 高级语言1.2.4 学习汇编语言的意义1.3 数据表示1.3.1 基本数据类型1.3.2 计算机中数的表示1.3.3 编码1.4 基本逻辑运算1.4.1 与运算1.4.2 或运算1.4.3 异或运算1.4.4 非运算习题第2章 8086微处理器的基本结构与寻址方式2.1 8086微处理器的基本结构2.2 8086的寄存器组2.3 8086的存储器管理2.4 8086的寻址方式2.5 指令系统习题第3章 汇编语言3.1 汇编语言的基本语法3.1.1 字符集3.1.2 保留字3.1.3 标识符3.1.4 语句3.1.5 程序结构3.2 汇编语言的数据与表达式3.2.1 常量3.2.2 变量3.2.3 标号3.2.4 表达式与运算符3.3 基本伪指令3.3.1 数据定义伪指令3.3.2 符号定义伪指令3.3.3 段定义伪指令3.3.4 模块定义伪指令3.4 汇编语言上机过程3.4.1 汇编语言的工作环境3.4.2 汇编语言程序的上机过程习题第4章 顺序结构程序设计4.1 程序开发步骤4.2 流程图的应用4.3 程序的基本控制结构4.4 基本指令系统4.4.1 数据传送类指令4.4.2 算术运算类指令4.4.3 十进制调整指令4.4.4 位操作类指令4.4.5 处理器控制类指令4.4.6 系统功能调用4.5 顺序结构程序设计习题第5章 分支结构程序设计5.1 标志寄存器5.2 转移指令5.2.1 无条件转移指令5.2.2 条件转移指令5.3 分支程序设计5.3.1 分支程序的结构形式5.3.2 分支程序的设计方法5.4 多分支结构程序设计习题第6章 循环结构程序设计6.1 问题的提出6.2 循环结构程序的组成6.3 循环控制指令6.4 数据串操作指令6.4.1 重复前缀指令6.4.2 基本数据串指令6.5 循环程序的控制方法6.5.1 计数法6.5.2 条件控制法6.5.3 逻辑尺控制法6.6 多重循环程序设计习题第7章 子程序设计7.1 概述7.2 子程序调用和返回指令7.3 子程序(过程)定义伪指令7.4 子程序设计方法7.4.1 现场的保护和恢复7.4.2 子程序说明文件7.4.3 子程序的参数传递方法7.5 子程序的嵌套与递归7.5.1 子程序的嵌套7.5.2 递归子程序7.6 子程序设计举例习题第8章 宏与多模块程序设计8.1 宏指令8.1.1 宏定义、宏调用与宏扩展8.1.2 参数的使用8.1.3 宏中的标号处理8.1.4 宏嵌套8.1.5 宏指令与子程序的区别8.2 重复汇编8.3 条件汇编8.4 多模块程序设计8.4.1 源文件的包含8.4.2 目标文件的连接8.4.3 模块间的通信习题第9章 输入/输出及中断程序设计9.1 输入/输出概述9.1.1 输入/输出的信息种类9.1.2 输入/输出指令9.1.3 主机与外设之间的数据传送方式9.2 条件传送方式程序设计9.3 中断概述9.3.1 中断类型9.3.2 中断系统的功能9.3.3 中断过程9.3.4 中断向量表9.3.5 中断指令9.4 中断控制器8259A9.4.1 8259A的编程结构9.4.2 8259A的工作方式9.4.3 8259A编程9.5 中断程序设计9.5.1 中断程序的设计方法9.5.2 中断向量的设置9.5.3 中断程序设计举例9.6 BIOS中断调用和DOS系统功能调用9.6.1 BIOS中断调用9.6.2 DOS系统功能调用习题第10章 32位80x86微处理器指令及程序设计10.1 微处理器的发展10.2 32位80x86微处理器的寄存器组10.3 32位80x86的存储器管理模式10.4 32位80x86寻址方式10.4.1 立即寻址与寄存器寻址10.4.2 存储器寻址10.5 32位80x86的指令系统10.6 32位80x86系列程序设计10.6.1 Win32ASM程序设计的基本原则10.6.2 Win32ASM程序的基本结构10.6.3 MASM32开发环境10.7 汇编语言与C/C++语言的混合编程10.7.1 Turbo C嵌入汇编方式10.7.2 Turbo C模块连接方式10.7.3 汇编语言在Visual C++中的应用习题附录附录A 标准ASCII码字符附录B 8086/8088指令系统汇总附录C 伪指令附录D DOS功能调用说明附录E BIOS调用说明参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>