

<<DSP开发技术实例与技巧>>

图书基本信息

书名：<<DSP开发技术实例与技巧>>

13位ISBN编号：9787118049060

10位ISBN编号：7118049069

出版时间：2007-1

出版时间：国防工业

作者：任建国

页数：258

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<DSP开发技术实例与技巧>>

内容概要

本书以TI公司的16位定点处理器TMS320C54x系列DSP（数字信号处理器）为例，系统地介绍了DSP的内部结构、外设、指令系统、软件开发及其可视化开发环境CCS的使用。全书共分为7章，内容包括：DSP CPU的构成、串口的使用、外设扩展应用、汇编指令系统及CCS软件的使用说明。

本书的特点是理论和实践相结合，由浅入深、通俗易懂、实用性强，能帮助读者循序渐进地掌握DSP的工作原理和开发技能。

本书可作为电子信息、通信工程、自动化等专业高年级本科生和研究生的教材或参考工具书，也可供从事DSP芯片开发应用的工程技术人员参考。

<<DSP开发技术实例与技巧>>

书籍目录

第1章 DSP开发基础知识	1.1 数字信号处理	1.1.1 数字信号处理简介	1.1.2 DSP系统构成
1.2 DSP开发的一般流程	1.3 DSP芯片的基本结构特点	1.4 DSP芯片的分类、选择及应用	
1.4.1 DSP芯片的分类	1.4.2 DSP芯片的选择	1.4.3 DSP芯片的应用	1.5 DSP芯片的发展及TI公司产品简介
1.5.1 DSP芯片的发展	1.5.2 TI公司DSP芯片简介	1.6 定点DSP芯片的数据格式	
1.6.1 数的定标	1.6.2 定点数据格式选择	1.6.3 浮点数与定点数的转换关系	第2章 DSP芯片的结构原理
2.1 TMS320C54x的内部结构及主要特征	2.1.1 TMS320C54x的内部结构	2.1.2 TMS320C54x的主要特性	2.2 总线结构
2.3 存储器	2.3.1 存储器空间	2.3.2 程序存储器	2.3.3 数据存储器
2.4 中央处理单元	2.4.1 CPU状态和控制寄存器	2.4.2 算术逻辑单元	2.4.3 累加器A和B
2.4.4 桶形移位寄存器	2.4.5 乘法器/加法器单元	2.4.6 比较、选择和存储单元	2.4.7 指数编码器
2.4.8 地址发生器	2.5 寻址方式	2.5.1 立即数寻址	2.5.2 绝对地址寻址
2.5.3 累加器寻址	2.5.4 直接寻址	2.5.5 间接寻址	2.5.6 存储器映射寄存器寻址
2.5.7 堆栈寻址	2.6 流水线结构	2.7 中断系统	2.7.1 中断系统概述
2.7.2 中断标志寄存器 (IFR) 及中断屏蔽寄存器 (IMR)	2.7.3 中断处理流程	2.7.4 重新映射中断向量地址	第3章 DSP芯片的外围设备
3.1 片内外围设备	3.1.1 通用I/O口	3.1.2 定时器	3.1.3 时钟发生器
3.1.4 可编程等待状态发生器	3.1.5 分区切换逻辑	3.1.6 HPI接口	3.1.7 McBSP多通道缓冲串口
3.1.8 JTAG接口	3.2 片外外围设备	3.2.1 外扩程序存储器	3.2.2 外扩数据存储器
3.2.3 I/O接口扩展	3.2.4 A/D和D/A接口设计	第4章 汇编语言工具	4.1 汇编语言基本
4.1.1 汇编源程序语句格式	4.1.2 汇编语言常量	4.1.3 字符串	4.1.4 符号
4.1.5 表达式	第5章 DSP软件开发过程	第6章 TMS320C54x芯片开发实例
第7章 CCS集成开发环境	附录A TMS320C54x指令表	附录B Flash烧写	附录C TMS320系列产品命名参考文献

<<DSP开发技术实例与技巧>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>