

<<可编程逻辑器原理与程序设计>>

图书基本信息

书名：<<可编程逻辑器原理与程序设计>>

13位ISBN编号：9787118036725

10位ISBN编号：7118036722

出版时间：2005-1

出版时间：国防工业出版社

作者：王志鹏

页数：331

字数：531000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<可编程逻辑器原理与程序设计>>

内容概要

本书首先概述了电子线路发展的历史与未来，着重论述中、大规模集成电路及EPROM存储器、GAL等可编程逻辑器件的原理、编程和应用实例。

接着又系统地介绍了常用的可编程逻辑器件的基本工作原理。

本书以数字电路和系统设计为主，突出了采用EDA技术和使用大规模集成电路来实现来实现数字系统设计的特点，书中众多在实际应用取得成功的例子可启发读者把学到的基础知识运用于解决实际问题。

本书又指出了硬件描述语言（HDL）在设计数字电路中所起到的作用，并系统概要的讲解了VHDL的语法要点。

在此基础上，本书以VHDL为工具，介绍了几种描述电路的方法与技巧，列举了几个典型电路的描述实例，并分别讲解了在电路设计和程序实践方面的技巧。

本书是VHDL运用于数字电路设计的中、高级读本，可作为大专院校计算机、微电子学和半导体等专业的高年级本科生和研究生的课程教材，也可作为数字集成电路芯片设计人员的参考书。

<<可编程逻辑器原理与程序设计>>

书籍目录

第一章 电路信号与晶体管 1.1 模拟电路系统 1.2 放大电路和基本知识 1.3 数字逻辑电路 1.4 数字信号和数字电路 1.5 半导体及晶体管 1.6 晶体二极管 1.7 场效应管晶体管第二章 放大器与放大电路 2.1 放大器的基本概念 2.2 基本放大器 2.3 放大器的三种组态 2.4 集成运算放大器 2.5 集成运放的主要参数 2.6 理想运放及三种基本输入方式 2.7 反馈的基本概念与分类 2.8 负反馈电路的改善第三章 电子系统概述及可编程逻辑器件 3.1 概述 3.2 数字电路中的逻辑器件 3.3 可编程阵列逻辑器件 3.4 通用逻辑阵列器件 3.5 片上系统 (SOC) 的设计流程 3.6 电子设备热设计第四章 微型计算机应用系统设计第五章 智能型电子系统的设计第六章 硬件描述语言第七章 MAX+plus 简介第八章 VHDL程序举例

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>