

<<并行端口技术>>

图书基本信息

书名：<<并行端口技术>>

13位ISBN编号：9787118035285

10位ISBN编号：7118035289

出版时间：2005-1

出版时间：国防工业出版社

作者：李肇庆 韩涛 编

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<并行端口技术>>

内容概要

本书对并行端口技术的基本知识和操作设计进行了详细全面的讲述,包括并行接口知识简介、一些简单的人机并行接口、并行接口程序的汇编语言实现等内容。

不仅介绍了计算机接口和并行总线接口等基础内容,而且通过具体的设计例子运用汇编语言来对并行端口进行设计,使读者更好掌握并行端口的内容和相关知识。

除此之外还介绍了并行总线接口技术,包括ISA总线、EISA总线、PCI局部总线以及可编程并行接口——8255A,还介绍了并行适配器以及如何使用其来仿真EPROM/ROM存储器,使用仿真器为特定的微处理器应用产生代码,而后使微处理器电路自己运行起来等。

本书可作为普通高校、职业技术学校计算机科学与技术专业或非计算机专业的本科、专科教材和教学参考书,也适合于程序员、硬件设计者、系统测试维修人员、实验人员及使用并行接口连接的计算机设备的用户阅读。

<<并行端口技术>>

书籍目录

第1章 接口技术简介 1.1 什么是接口技术 1.2 设计接口 1.3 系统设计方法及优化设计概要 1.4 微型计算机基础 1.5 微型计算机系统硬件结构 1.6 微型计算机基本工作原理第2章 计算机组成 2.1 概述 2.2 微型计算机主要的组成部件 2.3 主板 2.4 中央处理器 2.5 内部存储器 2.6 显示卡与显示器第3章 人机交互接口技术 3.1 键盘接口技术 3.2 鼠标器接口技术 3.3 CRT显示器接口技术第4章 接口设计 4.1 微机原理要点 4.2 接口信号匹配 4.3 总线 4.4 PC/XT总线 4.5 PC机的其他总线 4.6 使用接口控制软件编程举例第5章 并行总线接口技术 5.1 总线概述 5.2 ISA总线 5.3 EISA总线 5.4 VESA局部总线 5.5 ISA与EISA总线寻址空间 5.6 PCI局部总线 5.7 可编程并行接口——8255A 5.8 计算机接口技术第6章 并行端口的扩展端口 6.1 在标准并行适配器上进行扩展 6.2 使用EPP进行扩展 6.3 EEP中的8255-PPIO接口 6.4 存储器接口及通信第7章 汇编语言程序设计.....第8章 并行适配器的编程和使用第9章 管理设计编程参考文献

<<并行端口技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>