

<<现代电子系统的电磁兼容性设计>>

图书基本信息

书名：<<现代电子系统的电磁兼容性设计>>

13位ISBN编号：9787118034349

10位ISBN编号：7118034347

出版时间：2004-1

出版时间：国防工业出版社

作者：吴良斌 编

页数：266

字数：397000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<现代电子系统的电磁兼容性设计>>

内容概要

本书共分10章，比较系统地总结了EMC领域近年来的最新研究成果，介绍了当今在这一领域的关键技术与热点技术。

本书取材新颖、内容丰富，全面论述了现代电子系统EMC设计的新技术、新方法，并从工程应用的角度，列举了大量具有针对性、代表性、实用性和重要参考价值的工程设计实例。

本书主要为雷达、通信、电子对抗、自动控制、计算机、仪器仪表等现代电子系统领域从事EMC研究、设计的工程技术人员和研究人员撰写的，也可供上述相关专业的高年级学生和从事这方面教学、研究的教师与研究生参考，本书的出版将对他们提供十分有益的帮助。

<<现代电子系统的电磁兼容性设计>>

书籍目录

第1章 概述 1.1 电磁兼容性的内涵 1.2 电磁兼容性研究的基本内容 1.3 电磁干扰 1.4 电磁干扰抑制技术 1.5 一些典型电磁兼容性问题的解决第2章 屏蔽技术 2.1 干扰源场的性质分析 2.2 电屏蔽 2.3 磁屏蔽 2.4 电磁屏蔽 2.5 屏蔽设计的综合考虑第3章 接地技术 3.1 接地的目的 3.2 接地的方式 3.3 地环路干扰及其抑制措施 3.4 屏蔽体接地第4章 滤波技术 4.1 概述 4.2 基本滤波器的设计 4.3 无源滤波器的设计 4.4 有源滤波器的设计第5章 印制电路板和配线设计 5.1 印制电路板的设计 5.2 配线设计第6章 常用电子电路的电磁兼容性设计 6.1 前置放大器、高频放大器、宽带放大器电磁兼容性设计 6.2 传感器接口电路的抗干扰技术及其应用 6.3 A/D转换器的抗干扰技术 6.4 计算机接口电路的抗干扰技术 6.5 计算机总线抗干扰措施第7章 数字电路的电磁兼容性设计 7.1 数字系统中电磁干扰的形式 7.2 脉冲数字电路被干扰的一般情况 7.3 数字电路元器件的固有噪声容限 7.4 传输线的反射干扰 7.5 对传输信号的隔离第8章 高速电路的电磁兼容性设计 8.1 对高速电路设计的几点考虑 8.2 高速电路设计中的串扰问题及其对策 8.3 高速电路PCB设计 8.4 超高速分频器设计 8.5 雷达终端高速电路系统工程实现中的抗干扰措施第9章 单片机系统的电磁兼容性设计第10章 电磁兼容技术在现代电子系统中的应用附录 电磁兼容名词术语参考文献

<<现代电子系统的电磁兼容性设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>