

<<VHDL 硬件描述语言>>

图书基本信息

书名：<<VHDL 硬件描述语言>>

13位ISBN编号：9787118027419

10位ISBN编号：7118027413

出版时间：2002-1

出版时间：第1版 (2002年1月1日)

作者：辛春艳

页数：287

字数：425000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VHDL 硬件描述语言>>

内容概要

本书全面地介绍了VHDL硬件描述语言的基本知识和利用VHDL进行数字电路系统设计的方法。全书共分13章：第1-6章主要介绍VHDL语言的基本语法知识；第7-9章介绍利用VHDL设计组合逻辑电路和时序逻辑电路的基本方法；第10、11章简单扼要地介绍了VHDL设计中的仿真和综合的内容；第12章介绍ALtera公司的MAX+PLUSII开发工具的使用；第13章给出了3个VHDL层次性设计的实例，以进一步提高读者学习和使用VHDL的能力。

本书注重基础知识的介绍，力求向读者系统地讲解VHDL硬件描述语言的使用。它可以作为具有一定的数字电路基础知识的大学本科和研究生用书，也可供从事电路设计的工程人员参考。

<<VHDL 硬件描述语言>>

书籍目录

第1章 EDA与硬件描述语言 1.1 电子设计自动化 (EDA) 技术 1.2 硬件描述语言 1.3 可编程集成电路与系统设计第2章 VHDL基本结构 2.1 实体 2.2 结构体 2.3 块、子程序和进程 2.4 库和程序包 2.5 配置第3章 VHDL语言元素 3.1 VHDL语言的客体 3.2 VHDL数据类型 3.3 数据类型转换 3.4 VHDL操作符 3.5 VHDL词法规则与标识符第4章 VHDL的描述风格 4.1 行为描述方式 4.2 数据流描述方式 (RTL描述方式) 4.3 结构化描述方式 4.4 混合描述风格第5章 VHDL并行语句 5.1 进程语句 (PROCESS) 5.2 块语句 5.3 并行信号赋值语句 5.4 并行过程调用语句 5.5 并行断言语句 5.6 元件例化语句 (COMPONENT-INSTANT) 5.7 生成语句 (GENERATE) 第6章 VHDL顺序语句第7章 组合逻辑电路模块第8章 时序逻辑电路设计第9章 状态机的设计第10章 仿真第11章 综合第12章 MAX+PLUS 开发工具第13章 VHDL设计实例附录 VHDL标准包集合文件参考文献

<<VHDL 硬件描述语言>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>