

<<EDA实用技术>>

图书基本信息

书名：<<EDA实用技术>>

13位ISBN编号：9787115259240

10位ISBN编号：7115259240

出版时间：2012-1

出版时间：人民邮电出版社

作者：宋嘉玉 编

页数：266

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<EDA实用技术>>

### 内容概要

本书较全面地介绍了EDA的实用技术，讲述通俗易懂，将知识点与能力点有机结合起来，注重对应用能力的培养。

本书主要内容包含可编程逻辑器件、QuartusII设计软件的应用、硬件描述语言(VHDL)、Multisim 9设计软件的应用、Protel 99SE电路原理图设计、Protel 99SE电路板图设计、开发系统案例。

本书可作为高职高专院校电子类等专业的教材，也可供相关专业技术人员阅读参考。

## &lt;&lt;EDA实用技术&gt;&gt;

## 书籍目录

## 第1章绪论

- 1.1 EDA技术及发展
- 1.2 硬件描述语言
- 1.3 EDA技术的基本设计方法
- 1.4 常用的EDA设计工具

## 第2章可编程逻辑器件

- 2.1 可编程逻辑器件
  - 2.1.1 可编程逻辑器件的发展历程
  - 2.1.2 PLD的分类
- 2.2 复杂可编程逻辑器件
  - 2.2.1 Altera公司MAX7000系列
  - 2.2.2 MAX7000系列器件编程
- 2.3 现场可编程门阵列
  - 2.3.1 Altera公司FLEX10K系列
  - 2.3.2 现场可编程门阵列FPGA的配置
  - 2.3.3 Altera公司其他FPGA产品简介
- 2.4 可编程逻辑器件的设计流程

## 本章小结

## 思考题与习题

## 第3章Quartus II设计软件的应用

## 3.1 概述

- 3.1.1 Quartus II软件简介
- 3.1.2 Quartus II软件的安装
- 3.1.3 Quartus II软件的用户界面
- 3.1.4 Quartus II的开发流程

## 3.2 Quartus II的基本操作

- 3.2.1 Quartus II原理图输入法
- 3.2.2 Quartus II文本编辑输入法

## 3.3 设计项目的编译与仿真

- 3.3.1 项目的编译
- 3.3.2 项目的功能仿真与时序分析

## 3.4 层次化设计输入法

## 3.5 器件的下载编程

## 本章小结

## 思考题与习题

## 第4章 硬件描述语言VHDL

## 4.1 概述

## 4.2 VHDL的基本结构

- 4.2.1 库(Library)
- 4.2.2 实体(ENTITY)
- 4.2.3 结构体

## 4.3 VHDL的基本知识

- 4.3.1 标识符(Identifiers)
- 4.3.2 关键字(Keyword)
- 4.3.3 数据对象(Data Objects)

## <<EDA实用技术>>

- 4.3.4数据类型(DtdTypes)
- 4.3.5运算符
- 4.3.6属性(Attributes)
  - 4.4 VHDL语言的基本语句
    - 4.4.1顺序(Sequential)语句
    - 4.4.2并行(Concurrent)语句
  - 4.5 VHDL设计举例
    - 4.5.1组合逻辑电路的设计
    - 4.5.2时序逻辑电路的设计
  - 4.6 VHDL程序设计进阶
    - 4.6.1子程序、程序包及配置
    - 4.6.2 VHDL的结构描述方法
  - 4.7数字系统层次化设计实例
    - 4.7.1出租车计费器
    - 4.7.2数字秒表
    - 4.7.3智能函数发生器
  - 4.8其他硬件描述语言简介
    - 4.8.1 Verilog HDL
    - 4.8.2 ABEL.HDL
- 本章小结
- 思考题与习题
- 第5章 Multisim9设计软件的应用
- 第6章 Protel 99SE电路原理图设计
- 第7章 Protel 99SE电路板图设计
- 第8章 开发系统案例
- 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>