

<<CPLD/FPGA设计及应用>>

图书基本信息

书名：<<CPLD/FPGA设计及应用>>

13位ISBN编号：9787115159588

10位ISBN编号：7115159580

出版时间：2007-7

出版时间：人民邮电

作者：罗朝霞

页数：267

字数：429000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<CPLD/FPGA设计及应用>>

内容概要

本书从实际应用角度出发,详细介绍了基于EDA技术的CPLD/FPGA设计流程,CPLD/FPGA典型产品的结构原理,VHDL硬件描述语言以及Quartus 开发软件;列举了VHDL语言的各种语法结构以及相应例程;还介绍了数字系统设计的一般描述方法和设计过程;通过一些常用电路及具有使用价值的实例设计,使读者掌握应用可编程器件进行设计的方法和技巧;最后讨论了几个CPLD/FPGA设计中的基本问题。

本书适合CPLD/FPGA硬件工程师和集成电路(IC)工程师阅读和参考,也可作为高等院校通信工程、电子工程、计算机应用技术、数字信号处理、图像处理等专业本科生或研究生的教材。

为了便于读者更好地阅读,本书带有配套的光盘。

<<CPLD/FPGA设计及应用>>

书籍目录

第一章 EDA概述 1.1 EDA技术的含义 1.2 EDA技术的发展历史 1.3 EDA技术的基本特征
1.4 EDA技术的主要内容 1.5 EDA技术的设计流程 1.6 EDA技术的发展趋势 第二章 可编程
逻辑器件的基本原理 2.1 专用集成电路设计与可编程逻辑器件 2.2 可编程逻辑器件分类 2.3
可编程逻辑器件的发展历程 2.4 可编程逻辑器件的基本结构 第三章 Altera的CPLD/FPGA 3.1
Altera的CPLD/FPGA器件系列 3.2 Altera的CPLD器件 3.3 Altera的CPLD/FPGA的配置第四章
VHDL硬件描述语言 4.1 VHDL概述 4.2 VHDL语言基础知识 4.4 VHDL的子程序 第五章
Quartus 开发软件 5.1 Quartus 简介 5.2 Quartus 原理图输入设计方法 5.3 Quartus 文本
输入设计方法 5.4 Quartus 混合输入设计方法 5.5 Quartus 调用宏功能模块的设计方法 第六章
CPLD/FPGA的常用设计 6.1 基本数学运算模块 6.2 分频器设计 6.3 存储模块设计 6.4 状
态机设计 第七章 数字系统设计实例 7.1 数字系统设计概述 7.2 同步信号提取电路的设计
7.3 IIR滤波器的设计 7.4 DDS及相关设计 7.5 曼彻斯特编解码器 7.6 交织/解交织器的设计
第八章 CPLD/FPGA设计中的基本问题 8.1 有限字长的影响 8.2 时钟问题 8.3 清零和置位信
号 8.4 毛刺的产生及消除 参考文献

<<CPLD/FPGA设计及应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>