

<<数字逻辑设计>>

图书基本信息

书名：<<数字逻辑设计>>

13位ISBN编号：9787115137210

10位ISBN编号：7115137218

出版时间：2006-5

出版时间：人民邮电出版社

作者：何尔德斯沃斯

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑设计>>

内容概要

《数字逻辑设计(第4版)(本科)》系统地介绍了数字逻辑电路设计的基本知识,内容全面,实用性强。全书共分13章,系统地阐述了数制和码制、布尔代数、卡诺图和布尔函数化简、组合逻辑设计方法、中规模集成电路的组合逻辑设计、锁存器和触发器、计数器和寄存器、时钟驱动的时序电路、事件驱动电路、测量与接口、可编程逻辑器件、算术运算电路、故障诊断与测试等内容,并附有逻辑功能的符号的介绍。

书中每章有一定数量的习题,书后给出了答案。

作者在最新修订的第四版中增加了扩展的二-十进制码、格雷码、触发器应用、轴和线性编码器、存储元件和现场可编程门阵列等内容,新增了介绍数字部件与模拟信号之间接口一章的内容,更新了故障定位等章节内容,使《数字逻辑设计(第4版)(本科)》覆盖了数字系统设计的最新技术和进展情况。

《数字逻辑设计(第4版)(本科)》内容由浅入深,既适用于数字逻辑电路与数字系统的基础教学,也可用于深入提高,适合作为高等学校计算机专业“数字逻辑”课程的教材,亦可供从事计算机、自动化及电子学方面生产和科学研究的人员等参考。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>