

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787115134912

10位ISBN编号：711513491X

出版时间：2005-9

出版时间：人民邮电出版社发行部

作者：邱寄帆

页数：219

字数：342000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是2003年度国家精品课程“数字电子技术”立体化教材的主修教材。

本书是在多年教学改革与实践的基础上，依据教育部最新制定的《高职高专电子技术基础课程教学基本要求》编写而成的。

本书共9章，包括数字电路基础知识、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与变换、数/模和模/数转换、存储器和可编程逻辑器件、数字电路的综合训练等内容。本书内容以中规模数字集成电路为主，内容新、覆盖面宽，淡化理论、注重应用，深入浅出、通俗易懂，有许多实际应用举例。

各章均有思考题和习题，并有实验和技能训练内容。

本书可作为高职高专电气、电子信息、自动化、机电一体化等专业的教材，也可供从事电子技术的工程技术人员参考。

书籍目录

第1章 数字电路基础知识 1.1 数字电路概述 1.2 数制及编码 1.3 逻辑函数及其化简 本章小结 思考题与习题第2章 逻辑门电路 2.1 二极管及三极管的开关特性 2.2 基本逻辑门电路 2.3 TTL反相器 2.4 其他类型TTL门电路 2.5 CMOS门电路 2.6 CMOS门电路和TTL门电路的使用知识及相互连接 本章小结 实验 测试集成门电路的逻辑功能和主要参数 思考题与习题第3章 组合逻辑电路 3.1 SSI组合逻辑电路的分析和设计 3.2 编码器 3.3 译码器 3.4 数据选择器 3.5 加法器 3.6 数值比较器 3.7 中规模组合逻辑电路的分析 本章小结 实验 组合逻辑电路 思考题与习题第4章 触发器 4.1 基本RS触发器 4.2 同步触发器 4.3 触发器的逻辑功能 4.4 集成触发器及其应用 本章小结 实验 集成触发器逻辑功能测试 思考题与习题第5章 时序逻辑电路 5.1 寄存器 5.2 二进制计数器 5.3 任意进制计数器 5.4 中规模集成计数器及其应用 5.5 中规模时序逻辑电路的分析 本章小结 实验 中规模集成计数器及其应用 思考题与习题 第6章 脉冲波形的产生与变换 6.1 RC电路第7章 数/模和模/数转换 第8章 存储器和可编程逻辑器件简介 第9章 数字电路的综合训练 附录A 半导体集成电路型号及参数附录B 常用逻辑符号对照表附录C 常用数字集成电路产品明细表 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>