

<<可编程逻辑器件开发技术>>

图书基本信息

书名：<<可编程逻辑器件开发技术>>

13位ISBN编号：9787115105905

10位ISBN编号：7115105901

出版时间：2002-10

出版时间：人民邮电出版社

作者：冯涛

页数：280

字数：440000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<可编程逻辑器件开发技术>>

### 内容概要

MAX+plus II是美国Altera公司开发的大型可编程逻辑设计软件平台，它支持Altera公司不同结构的可编程逻辑器件，能满足用户各种各样的设计需要。

MAX+plus II具有突出的灵活性与高效性，为设计者提供了多种可自由选择的设计方法和工具。

本书首先介绍了可编程逻辑器件的工作原理、分类及特点，接着介绍了Altera公司的几种可编程逻辑器件，然后结合丰富的实例，全面讲解了MAX+plus II软件的使用方法和应用技巧。

通过对本书内容的学习，读者可以快速地掌握和使用MAX+plus II软件进行可编程逻辑设计开发。

本书配套光盘收录了书中实例所讲述的源文件和配以解说的动画演示文件，读者可以参考使用。

本书层次清晰、讲解全面、深入浅出，特别适合已具有电子技术基础但还不十分了解可编程技术的读者阅读，也可以作为从事产品开发设计工作的工程设计人员以及大专院校在校学生的参考书。

## &lt;&lt;可编程逻辑器件开发技术&gt;&gt;

## 书籍目录

第1章 可编程逻辑器件原理概述 1.1 可编程逻辑器件的发展历程及特点 1.1.1 可编程逻辑器件的发展历程 1.1.2 可编程逻辑器件的特点 1.2 可编程逻辑器件的分类 1.2.1 按集成度分类 1.2.2 按编程特性分类 1.2.3 按结构分类 1.3 简单可编程逻辑器件 1.3.1 可编程只读存储器(PROM) 1.3.2 可编程逻辑阵列(PLA) 1.3.3 可编程阵列逻辑(PAL)和通用阵列逻辑(GAL) 1.4 复杂可编程逻辑器件(CPLD) 1.4.1 可编程逻辑宏单元 1.4.2 可编程连线阵列(PIA) 1.4.3 可编程I/O控制块 1.5 现场可编程门阵列(FPGA) 1.5.1 FPGA的分类 1.5.2 FPGA的基本结构 1.5.3 Xilinx公司的XC 4000系列FPGA简介 1.6 小结 1.7 习题 第2章 Altera可编程逻辑器件 2.1 Altera可编程逻辑器件综述 2.1.1 Altera器件的优点 2.1.2 Altera器件系列简介 2.2 MAX 7000系列器件 2.2.1 MAX 7000系列概述 2.2.2 器件结构功能描述 2.2.3 器件特性配置 2.2.4 器件编程特性 2.2.5 器件测试 2.2.6 定时模型 2.2.7 引脚输出 2.3 FLEX 10K系列器件 2.3.1 FLEX 10K系列概述 2.3.2 器件结构功能描述 2.3.3 器件特性配置 2.3.4 器件测试 2.3.5 定时模型 2.4 ACEX 1K系列器件 2.4.1 ACEX 1K系列特点 2.4.2 ACEX 1K系列概述 2.4.3 器件结构功能描述 2.5 小结 2.6 习题 第3章 MAX+plus 概述 3.1 MAX+plus 的发展历史 3.2 MAX+plus 的特点 3.3 系统运行环境及软件安装 3.3.1 推荐系统配置 3.3.2 MAX+plus 的安装 3.4 初识MAX+plus 3.4.1 启动MAX+plus 3.4.2 MAX+plus 的管理器 3.4.3 使用MAX+plus 开发可编程逻辑器件的基本步骤 3.4.4 一个简单实例 3.5 小结 3.6 习题 第4章 功能模块设计 4.1 通过原理图创建功能模块 4.1.1 原理图设计 4.1.2 符号编辑设计 4.2 文本输入设计 4.3 波形输入设计 4.4 混合输入设计 4.4.1 建立顶层图形设计文件 4.4.2 查看工程的层次结构 4.5 小结 4.6 习题 第5章 组建顶层原理图文件 第6章 时序仿真 第7章 生成下载编程文件 第8章 程序下载

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>