

<<数字电路设计与Verilog HDL>>

图书基本信息

书名：<<数字电路设计与Verilog HDL>>

13位ISBN编号：9787115087706

10位ISBN编号：7115087709

出版时间：2000-10

出版时间：人民邮电出版社

作者：张亮

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路设计与Verilog HDL>>

内容概要

本书首先概述了数字集成电路发展的历史与未来，指出了硬件描述语言（HDL）在设计数字电路中所起的作用，并系统概要地讲解了VerilogHDL的语法要点。

本书是VerilogHDL用于数字电路设计的中高级读本，可作为大专院校计算机、微电子学和半导体专业高年级本科生和研究生的教材，也可作为数字集成电路芯片设计人员的参考书。

<<数字电路设计与Verilog HDL>>

书籍目录

- 第一章：数字集成电路设计概述
- 第二章：硬件描述语言VerilogHDL语法简介
- 第三章：几种提高效率的电路描述方法与技巧
- 第四章：VerilogHDL电路描述举例
- 第五章：自顶向下的设计方法与设计实例
- 第六章：硬盘控制器子系统模块化设计
- 第七章：基于PCI局部总线的控制器模块化设计
- 第八章：Verilog建模与调试技巧

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>