

<<无线神经接口的超低功耗集成电路设计>>

图书基本信息

书名：<<无线神经接口的超低功耗集成电路设计>>

13位ISBN编号：9787111412144

10位ISBN编号：7111412141

出版时间：2013-3

出版时间：机械工业出版社

作者：Jeremy Holleman

译者：史晓霞

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<无线神经接口的超低功耗集成电路设计>>

内容概要

《国际信息工程先进技术译丛:无线神经接口的超低功耗集成电路设计》针对目前的无线神经接口,提出了为实现神经信号记录、处理以及无线通信的超低功耗集成电路的设计方法,从基本原理到硬件及芯片的选择,以及电路的分类和原理图,并对各种设计方案进行了对比,介绍了各自的优缺点和适用范围,并将相关的设计理念应用于实际的神经记录系统进行设计,对所有的必要组件如尖峰脉冲的检测、分类和聚类分析等进行说明。

实验证明,相关的设计技术能够很好地降低功耗,同时实现低噪声开环放大器、闭环放大器及斩波稳定放大器的设计,并分别介绍其应用。

《国际信息工程先进技术译丛:无线神经接口的超低功耗集成电路设计》基本内容清晰明了,将电路设计应用于实际工程,突出了实用性。

《国际信息工程先进技术译丛:无线神经接口的超低功耗集成电路设计》适合从事相关硬件设计和相关理论研究的人员阅读,并可作为相关工科及生物学专业的高年级本科生和研究生的参考用书。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>