

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787111223030

10位ISBN编号：7111223039

出版时间：2007-9

出版时间：机械工业出版社

作者：武庆生,邓建

页数：260

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑>>

内容概要

“数字逻辑”是计算机专业本科学生的一门必修课程。它是“计算机组成原理”、“计算机接口技术”、“单片机及接口技术”等课程的先修课程之一。本课程的目的主要是使学生学习到从了解数字系统开始，直到能使用数字集成电路实现工程所需逻辑设计为止的完整过程。

《21世纪重点大学规划教材：数字逻辑》根据《计算机学科教学计划》大纲编写，全书共8章，分别介绍了数字与编码、逻辑代数、集成门电路、组合逻辑电路、触发器、同步时序逻辑电路、异步时序逻辑电路、可编程逻辑电路等八个方面。

《21世纪重点大学规划教材：数字逻辑》不仅介绍了经典的数字逻辑分析设计方法，而且还介绍了数字电路与逻辑设计的一些最新内容。

全书体系新颖，取材科学，内容精炼，文字流畅，例题丰富。

《21世纪重点大学规划教材：数字逻辑》可作为高等院校计算机、信息、电子工程、自动控制、通信等专业的教材，也可作为成人教育相关课程的教材，并可作为相关专业科技人员的参考书。

<<数字逻辑>>

书籍目录

出版说明前言第1章 数制与码制1.1 数制1.2 带符号数的表示1.3 数的浮点表示1.4 数和字符的编码1.5 习题第2章 逻辑代数2.1 基本概念2.2 重要规则2.3 逻辑函数的表达形式2.4 逻辑函数的基本形式和标准形式2.5 代数化简法2.6 卡诺图化简法2.7 习题第3章 集成门电路3.1 正逻辑和负逻辑3.2 TTL门电路3.3 CMOS集成逻辑门电路3.4 习题第4章 组合逻辑电路4.1 组合逻辑电路的分析4.2 组合逻辑电路设计4.3 加法器4.4 数值比较器4.5 编码器和译码器4.6 数据选择器和数据分配器4.7 组合逻辑电路中的竞争与冒险4.8 习题第5章 触发器5.1 基本RS触发器5.2 钟控触发器(锁存器)5.3 主从触发器5.4 边沿触发器5.5 集成触发器5.6 其他功能的触发器5.7 各类触发器的相互转换5.8 触发器的应用5.9 集成触发器的参数5.10 习题第6章 同步时序逻辑电路6.1 时序逻辑电路的结构和类型6.2 同步时序逻辑电路的分析6.3 同步时序逻辑电路的设计6.4 计数器及其应用6.5 寄存器6.6 习题第7章 异步时序逻辑电路7.1 脉冲异步时序逻辑电路7.2 电平异步时序逻辑电路7.3 习题第8章 可编程逻辑电路8.1 概述8.2 只读存储器8.3 可编程逻辑阵列8.4 可编程阵列逻辑8.5 通用阵列逻辑8.6 现场可编程门阵列8.7 复合可编程逻辑器件8.8 硬件描述语言8.8 习题第9章 脉冲波形的产生与整形9.1 概述9.2 555定时器9.3 用555构成自激多谐振荡器9.4 用逻辑门构成的自激多谐振荡器9.5 石英晶体振荡器9.6 单稳态触发器9.7 施密特触发器9.8 习题附录 逻辑符号对照表参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>