

<<数字电子技术及应用>>

图书基本信息

书名：<<数字电子技术及应用>>

13位ISBN编号：9787111214885

10位ISBN编号：7111214889

出版时间：2007-7

出版时间：机械工业出版社

作者：刘淑英

页数：198

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术及应用>>

内容概要

本书的主要内容有：数字电路基础、逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、脉冲波形的产生与整形电路、数 / 模和模 / 数转换器、半导体存储器和可编程逻辑器件等。配合教学的实验内容穿插在相应的理论教学过程中，最后配有的综合实训使理论与实践紧密结合。本书始终贯彻“讲、学、练”相结合的原则，从培养能力的角度出发，培养学生分析问题和解决问题的能力。

此外，每章都配有本章小结和习题，书末还配有部分习题的参考答案。

本书内容简明，通俗易懂，由浅入深，重点突出，理论联系实际。

本书可作为高职高专院校应用电子技术、电气自动化技术和机电一体化技术等专业的教材或参考书，也可供从事电子技术工作的工程技术人员参考。

<<数字电子技术及应用>>

书籍目录

| | | | | |
|----|----------------------|------------------------|-----------------------|-----------------------|
| 前言 | 第1章 数字电路基础 | 1.1 概述 | 1.1.1 数字信号和数字电路 | 1.1.2 数字电路的特点 |
| | 1.2 数制与码制 | 1.2.1 数制 | 1.2.2 二进制数与其他进制数的相互转换 | 1.2.3 码制 |
| | 1.3 逻辑代数 | 1.3.1 逻辑代数和逻辑变量 | 1.3.2 三种基本逻辑运算和复合逻辑运算 | 1.3.3 逻辑函数的表示方法及相互转换 |
| | 1.4 逻辑代数的基本定律和规则 | 1.4.1 基本定律 | 1.4.2 三个重要规则 | 1.5 逻辑函数的代数化简法 |
| | 1.5.1 逻辑函数常用的几种表达式 | 1.5.2 化简的意义及最简的概念 | 1.5.3 代数化简法 | 1.6 逻辑函数的卡诺图化简法 |
| | 1.6.1 逻辑函数的最小项及其表达式 | 1.6.2 用卡诺图表示逻辑函数 | 1.6.3 用卡诺图化简逻辑函数 | 1.6.4 具有无关项的逻辑函数的化简 |
| | 本章小结 | 习题1 | 第2章 逻辑门电路 | 2.1 概述 |
| | 2.2 半导体分立器件的开关特性 | 2.2.1 二极管的开关特性 | 2.2.2 晶体管的开关特性 | 2.2.3 MOS管的开关特性 |
| | 2.3 逻辑门电路 | 2.3.1 二极管门电路 | 2.3.2 晶体管门电路 | 2.3.3 复合逻辑门电路 |
| | 实验2.1 基本逻辑门电路逻辑功能测试 | 2.4 TTL集成逻辑门电路 | 2.4.1 TTL与非门的工作原理 | 2.4.2 TTL与非门的外特性及有关参数 |
| | 2.4.3 其他类型的TTL逻辑门电路 | 2.4.4 TTL系列数字集成电路简介 | 2.4.5 TTL门电路使用中应注意的问题 | 实验2.2 复合逻辑门电路逻辑功能测试 |
| | 实验2.3 逻辑门电路的功能转换 | 实验2.4 三态门逻辑功能测试及应用 | 2.5 CMOS集成逻辑门电路 | 2.5.1 CMOS反相器 |
| | 2.5.2 其他类型的CMOS逻辑门电路 | 2.5.3 CMOS系列数字集成电路简介 | 2.5.4 CMOS门电路特性及使用常识 | 2.6 不同类型门电路的接口问题..... |
| | 第3章 组合逻辑电路 | 第4章 集成触发器 | 第5章 时序逻辑电路 | 第6章 脉冲波形的产生与整形电路 |
| | 第7章 数/模和模/数转换器 | 第8章 半导体存储器 and 可编程逻辑器件 | 第9章 综合实训附录 | 部分习题参考答案参考文献 |

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>