

<<数字设计>>

图书基本信息

书名：<<数字设计>>

13位ISBN编号：9787111206668

10位ISBN编号：7111206665

出版时间：2007-5

出版时间：机械工业

作者：韦克利

页数：626

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字设计>>

内容概要

本书结合作者严谨的学术风范与丰富的实践背景，讲述了插件板级和VLSI系统中的数字设计基本原理和实践需求，提供了广泛的逻辑设计实践，给出了大量实际应用，并配有丰富的练习题。

全书共分9章，主要内容包括：数字设计介绍，数制和编码，数字电路，组合逻辑设计原理和实践，硬件描述语言（HDL），时序逻辑设计原理和实践，存储器、CPLD和FPGA。

本书条理清晰、简明易懂，可作为电气工程、计算机工程或计算机专业数字逻辑设计课程的教材，同时也可作为数字设计者的参考书。

<<数字设计>>

作者简介

John F.Wakerly，于斯坦福大学获得电子工程博士学位。

他目前是思科系统公司广域网业务部主管工程项目的副总裁，还是斯坦福大学的兼职教授。

他著有数字设计、微电脑体系结构、计算机可靠性等方面的50多部著作，并在电信与网络领域拥有13项专利。

<<数字设计>>

书籍目录

译者序 译者简介 前言 第1章 引言 1.1 关于数字设计 1.2 模拟与数字 1.3 数字器件 1.4 数字设计的电子技术 1.5 数字设计的软件技术 1.6 集成电路 1.7 可编程逻辑器件 1.8 专用集成电路 1.9 印制电路板 1.10 数字设计层次 1.11 游戏名字 1.12 继续学习 训练题 第2章 数制和编码 2.1 按位计数制 2.2 八进制和十六进制 2.3 常用按位十数制的转换 2.4 非十进制数的加法和减法 2.5 负数的表示 2.6 二进制补码的加法和减法 2.7 二进制反码加法和减法 2.8 二进制乘法 2.9 二进制除法 2.10 十进制数码的二进制编码 2.11 格雷码 2.12 字符编码 2.13 动作、条件和状态的编码 2.14 N维体与距离 2.15 检错码和纠错码 2.16 用于串行数据传输与存储的编码 参考资料 训练题 练习题 第3章 数字电路 第4章 组合逻辑设计原理 第5章 硬件描述语言 第6章 组合逻辑设计实践 第7章 时序逻辑设计原理 第8章 时序逻辑设计实践 第9章 存储器、CPLD和FPGA

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>