

<<数字系统设计课程设计>>

图书基本信息

书名：<<数字系统设计课程设计>>

13位ISBN编号：9787111206385

10位ISBN编号：711120638X

出版时间：2007-2

出版时间：机械工业

作者：陈虎

页数：139

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字系统设计课程设计>>

内容概要

本书根据数字系统设计课程的基本概念、基本原理和实际设计方法的学习要求，总结提炼出9个课程设计题目。

本书可配合教学过程，指导学生循序渐进地独立完成数字电路系统的设计任务，以达到加深理解数字系统设计基本原理和培养初步数字电路设计能力的目的。

本书的课程设计题目包括：74181电路分析、Xilinx ISE Web PACK的安装与使用、组合逻辑与时序逻辑的设计、HDCP的密钥选择向量、优先级编码器、异步串行接口、散列表查找引擎、片上总线系统等

本书所选题目既包含传统的数字系统设计实例，也反映了当前数字电路研究和开发的重要方向。书后附有课程设计的参考程序以及相关的参考文献。

本书可作为高等院校计算机专业、电子工程专业以及相关专业的“数字系统设计”、“数字逻辑”等课程配套的课程设计教材，也可供数字电路系统设计的工程人员参考。

<<数字系统设计课程设计>>

书籍目录

专家指导委员会从书序言.前言第1章 数字系统设计课程设计概述 1.1 数字系统设计课程的教学特点 1.2 数字系统设计课程的实验教学与课程设计的关系 1.3 数字系统设计课程的知识点 1.4 课程设计要求及评分标准第2章 74181电路分析 2.1 课程设计目的 2.2 课程设计要求 2.3 74181芯片介绍 2.4 74181电路分析 2.5 总结第3章 Xilinx ISE WebPACK的安装与使用 3.1 课程设计目的 3.2 课程设计要求 3.3 ISE WebPACK的安装 3.4 创建项目 3.5 输入源程序 3.6 电路测试 3.7 综合报告 3.8 总结与改进第4章 组合逻辑的设计与实例分析 4.1 课程设计目的 4.2 课程设计要求 4.3 硬件描述语言的描述层次 4.4 组合逻辑的硬件描述语言设计风格 4.5 桶型移位器 4.6 总结与改进第5章 时序逻辑的设计与实例分析第6章 HDCP中的密钥选择向量第7章 优先级编码器第8章 异步串行接口第9章 散列表查找引擎第10章 片上总线系统附录A 部分参考程序附录B 电路图形符号对照表参考文献

<<数字系统设计课程设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>