

## <<通信收发信机的Verilog实现与仿真>>

### 图书基本信息

书名：<<通信收发信机的Verilog实现与仿真>>

13位ISBN编号：9787111201069

10位ISBN编号：711120106X

出版时间：2007-1

出版时间：机械工业出版社发行室

作者：姜宇柏

页数：423

字数：672000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<通信收发信机的Verilog实现与 >>

### 内容概要

本书简要介绍了Verilog硬件描述语言的基础知识，列举了大量实例，每个实例都经过精心选择，非常利于读者掌握Verilog硬件描述语言本身及其建模方法。

这些例子实用性都很强，其中有很多已经应用到实际的软件无线电收发信机中，对初学者和中级水平的工程师都很有帮助。

本书内容丰富、实用性很强，可供作为高等院校通信电子类高年级本科生、研究生的教材或教学参考书，同时对于通信、雷达、信号处理等各个领域的硬件设计工程师来说，也是一本具有实用价值和的指导意义的技术参考书。

书籍目录

丛书序前言第1章 组合逻辑的Verilog HDL实现 1.1 基本逻辑器件的Verilog HDL门级描述 1.2 组合逻辑电路的Verilog HDL描述第2章 时序电路的Verilog HDL实现 2.1 D触发器 2.2 锁存器 2.3 简单时序电路的Verilog描述 2.4 利用状态机设计较复杂的时序电路第3章 Verilog程序的ModelSim仿真 3.1 激励程序的编写 3.2 ModelSim仿真第4章 可综合的Verilog语言 4.1 Verilog语言描述与综合实现的关系 4.2 Verilog语言的编码风格 4.3 可编辑逻辑器件 4.4 可综合的Verilog语言第5章 Verilog在扩频通信中的应用 5.1 pn码产生器 5.2 串行pn码捕获第6章 数字信号基带处理的Verilog实现 6.1 卷积编码 6.2 基带成形 6.3 FIR滤波器 6.4 自动增益控制 6.5 时钟分频 6.6 异步串口通信及UART实现 6.7 扩频调制 6.8 差分编码第7章 全数字调制的Verilog实现.....第8章 全数字解调的Verilog实现第9章 离散傅里叶变换的Verilog实现参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>