

<<数字逻辑基础>>

图书基本信息

书名：<<数字逻辑基础>>

13位ISBN编号：9787111198062

10位ISBN编号：7111198069

出版时间：2007-1

出版时间：机械工业出版社

作者：杨明丰

页数：258

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑基础>>

内容概要

本书系统介绍数字逻辑的基本概念，主要内容包括：数制系统、布尔代数、布尔代数的化简、基本逻辑门、组合逻辑及时序逻辑等。

本书内容简明扼要、编排完善、易教易学，可帮助读者学习数字逻辑的原理，加强逻辑推理能力；培养逻辑的正确概念，为数字设计打下基础；另外，本书还配有大量习题与实验。

通过完成这些习题与实验，学生可以巩固所学知识，熟悉数字逻辑的各种功能，培养思考推理的能力。

本书可作为数字逻辑课程的教材或参考书，也可供相关专业技术人员参考。

<<数字逻辑基础>>

书籍目录

基础篇 第1章 概述 1.1 数量的表示法 1.2 数字系统和模拟系统 1.3 逻辑基准 1.4 脉冲基准 1.5 数字集成电路 1.6 本章小结 1.7 学后评测 1.8 本章习题 第2章 数制系统 2.1 十进制表示法 2.2 二进制表示法 2.3 八进制表示法 2.4 十六进制表示法 2.5 数字表示法互换 2.6 二进制算术运算 2.7 补码 2.8 二进制编码 2.9 本章小结 2.10 学后评测 2.11 本章习题 第3章 布尔代数 3.1 布尔代数的特质 3.2 布尔代数的基本运算 3.3 布尔代数的基本定理与假设 3.4 本章小结 3.5 学后评测 3.6 本章习题 第4章 布尔代数的化简 4.1 代数化简法 4.2 典型式与标准式 4.3 卡诺图化简法 4.4 本章小结 4.5 学后评测 4.6 本章习题 第5章 基本逻辑门 5.1 非门 5.2 或门 5.3 与门 5.4 或非门 5.5 与非门 5.6 异或门 5.7 同或门 5.8 通用门NAND及NOR 5.9 本章小结 5.10 学后评测 5.11 本章习题 第6章 组合逻辑 第7章 时序逻辑实验篇 第8章 TTL与CMOS的特性实验 第9章 基本逻辑门实验 第10章 组合逻辑实验 第11章 加法器与减法器 第12章 编码器与译码器实验 第13章 多路选择器与多路分配器实验 第14章 计时脉冲产生电路实验 第15章 触发器实验 第16章 计数器实验 第17章 寄存器实验 第18章 综合电路应用附录A 常用TTL IC引脚图附录B 常用CMOS IC引脚图附录C 电路图形符号对照表

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>