

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787111191247

10位ISBN编号：7111191242

出版时间：2006-7

出版时间：机械工业

作者：高建新

页数：197

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是以教育部制定的“高职高专教育数字电子技术基础课程教学基本要求”为基础，针对当前高职高专的生源特点、就业需求等编写而成的。

本书突出集成器件的应用，尽量精简繁琐的理论分析，其主要内容包括：数学逻辑基础、逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、半导体存储器和可编程逻辑器件、数/模与模/数转换器、脉冲波形的产生与整形等。

为方便自学，本书在每章开篇与结尾处分别设有“引言”、“本章总结”、“实验实训建议”及“思考题与习题”等辅助环节，并在书的最后提供了部分习题答案。

本书可作为高职高专及应用型本科院校的电气、通信、计算机、电子、自动化和机电一体化等专业的数字电子技术课程的教材，也可供从事电子技术方面工作的工程技术人员参考。

作者简介

高建新，男，汉族，江苏启东人，1965年12月生。
1986年7月和2004年12月在南京师范大学先后获法学学士学位和法学硕士学位。
现任扬州大学社会发展学院副教授，中共党史教研室副主任，长期从事马克思主义理论教学工作。
主要研究方向：中共党史党建研究、马克思主义中国化理论与实践研究、台港澳研究。
主持、参与多项校级以上课题的研究，主编或参编论著和教材6部，在各类学术期刊发表学术论文20余篇。

<<数字电子技术>>

书籍目录

前言第1章 数字逻辑基础 引言 1.1 数制与码制 1.2 逻辑代数基础 1.3 逻辑函数的建立及其表示方法 1.4 逻辑函数化简方法 本章总结 思考题与习题第2章 逻辑门电路 引言 2.1 基本逻辑门电路 2.2 TTL集成逻辑门电路 2.3 CMOS逻辑门电路 2.4 集成逻辑门电路的应用 实验实训建议 本章总结 思考题与习题第3章 组合逻辑电路 引言 3.1 组合逻辑电路的分析 3.2 几种常用集成组合逻辑器件 3.3 组合逻辑电路设计的一般方法 3.4 组合逻辑电路的竞争与冒险现象 实验实训建议 本章总结 思考题与习题第4章 集成触发器 引言 4.1 基本RS触发器 4.2 同步触发器 4.3 集成触发器 4.4 触发器功能的转换 实验实训建议 本章总结 思考题与习题第5章 时序逻辑电路 引言 5.1 时序逻辑电路的分析方法 5.2 常用集成时序逻辑器件 5.3 同步时序逻辑电路设计 实验实训建议 本章总结 思考题与习题第6章 半导体存储器和可编程逻辑器件第7章 数/模与模/数转换器第8章 脉冲波形的产生与整形附录参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>