

<<80x86汇编语言与计算机体系结构>>

图书基本信息

书名：<<80x86汇编语言与计算机体系结构>>

13位ISBN编号：9787111176176

10位ISBN编号：7111176170

出版时间：2006-1

出版时间：机械工业

作者：戴默

页数：332

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<80x86汇编语言与计算机体系结构>>

内容概要

本书在当前操作系统采用的平面32位地址环境中介绍了80X86汇编语言和计算机体系结构，重点介绍32位平面内存模型，强调了体系结构的概念，如寄存器、内存编址、硬件功能等，涵盖了汇编语言的指令，分支和循环、过程、位运算、汇编过程、输入/输出等重点内容，并增加了高级语言的概念，同时理论结合实例，注重关键知识点练习与编程实践。

本书适合作为高等院校相关专业的教材以及参考书，也可供工程技术人员参考。

作者简介

Richard C. Detmer于1966年毕业于肯塔基大学，后于威斯康星大学获硕士学位和博士学位，现任中田纳西州大学计算机科学系教授和系主任。

书籍目录

出版者的话 专家指导委员会译者序 前言 第1章 计算机中数的表示 1.1 二进制和十六进制数 1.2 字符编码 1.3 有符号整数的二进制初码表示 1.4 二进制初码数的加减法 1.5 数的其他表示法 本章小结 第2章 计算机系统的组成 2.1 微机硬件:存储器 2.2 微机的硬件:CPU 2.3 微机硬件:输入/输出设备 2.4 PC软件 本章小结 第3章 汇编语言的要素 3.1 汇编语句 3.2 一个完整的实例 3.3 程序的汇编、链接和运行 3.4 汇编器清单文件 3.5 常数操作数 3.6 指令中的操作数 3.7 使用IO.H中宏的输入/输出 本章小结 第4章 基本指令 4.1 复制数据指令 4.2 整数的加法和减法指令 4.3 乘法指令 4.4 除法指令 4.5 大数的加减 4.6 其他知识:微代码抽象级 本章小结 第5章 分支和循环 5.1 无条件转移 5.2 条件转移、比较指令和if结构 5.3 循环结构的实现 5.4 汇编语言中的for循环 5.5 数组 5.6 其他:流水线 本章小结 第6章 过程 6.1 80X86堆栈 6.2 过程体、调用和返回 6.3 参数和局部变量 6.4 递归 6.5 其他体系结构:没有堆栈的过程 本章小结 第7章 串操作 7.1 串指令 7.2 重复前缀和其他串指令 7.3 字符转移 7.4 二进制初码整数转称为ASCII码串 7.5 其他体系结构:CISC和RISC设计 第8章 位运算 8.1 逻辑运算 8.2 移位和循环移位指令 8.3 ASCII字符串到二进制初码整数的转换 8.4 硬件级——逻辑门 第9章 汇编过程 9.1 两次扫描汇编和一次扫描汇编 9.2 80X86指令编码 9.3 宏定义及其展开 第10章 浮点数运算 第11章 十进制数运算 第12章 输入/输出

<<80x86汇编语言与计算机体系结构>>

媒体关注与评论

本书从计算机的结构层讨论80X86汇编语言与计算机体系结构，并提供了许多汇编语言代码的例子，便于读者在汇编语言层面上学习和掌握计算机体系结构。本书还集中介绍了高级语言中的一些概念以及一些操作系统的功能，并简要描述了在硬件层用到的逻辑门。

另外，本书考察了汇编语言如何翻译为机器语言，为读者进一步学习计算机程序设计和体系结构打下基础，有助于用任何编程语言有效的进行编程，激发读者对计算机设计和体系结构进行更一步的研究，或者更多地了解某个特定计算机系统的详细内容。

本书特点 重点介绍了32位平面内存模型； 强调体系结构，如寄存器，内存编址、硬件功能等； 增加了高级语言概念； 初步介绍了汇编语言编程以及Microsoft公司WinDbg汇编程序； 实例充分，并有针对性的练习和编程实践。

、 随书光盘内容包括：Microsoft公司的MASM汇编程序、全屏幕调试器WinDbg和联编器以及完整的源代码和作者自己编写的用于辅助I/O的软件。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>