第一图书网, tushu007.com

<<数字系统设计与EDA技术>>

图书基本信息

书名：<<数字系统设计与EDA技术>>

13位ISBN编号：9787111175612

10位ISBN编号：7111175611

出版时间：2006-1

出版时间：机械工业出版社

作者：于润伟

页数：177

字数：293000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

内容概要

本书从初学者的角度出发，介绍了数字系统的设计方法、可编程逻辑器件、CHDL硬件描述语言、EDA开发软件MAX+plus II和Quartus II。
通过由简单到复杂的实例，帮助读者掌握设计工具，学会设计方法。
针对EDA技术的特点，从入门、熟练、应用和发展四个层次来阐述，使本书内容易学、易懂。
实训和例题均在杭州康芯电子公司的EDA开发平台GW48-PK2上调试通过。
　本书注重精讲多练、先进实用，配有电子教案、实训程序等相关资料，可作为高职高专院校的电子技术、信息工程和智能控制等专业的教材，也可作为相关专业技术人员的入门参考书。

<<数字系统设计与EDA技术>>

书籍目录

出版说明前言第1章 绪论 1.1 数字系统 1.2 EDA技术 1.3 EDA技术的主要内容 1.4 EDA技术发展趋势 1.5 习题第2章 数字电路基础 2.1 逻辑门电路的触发器 2.2 逻辑代数 2.3 逻辑电路的分析与设计 2.4 实训 2.5 习题第3章 可编程逻辑器件 3.1 概述 3.2 Altera公司的可编程逻辑器件 3.3 实训GW48-PK2教学 3.4 习题第4章 MAX+plus II开发软件 4.1 MAX+plus II软件安装 4.2 MAX+plus II设计向导 4.3 实训 4.4 习题第5章 Quartus II开发软件 5.1 Quartus II简介 5.2 Quartus II设计向导 5.3 实训 5.4 习题第6章 VHDL硬件描述语言 6.1 VHDL概述 6.2 VHDL的数据结构 6.3 VHDL的顺序语句 6.4 VHDL的并行语句 6.5 实训 6.6 习题第7章 数字系统设计综合实训 7.1 数据选择器 7.2 四位BCD译码器 7.3 半加器 7.4 全加器 7.5 四位加、减法器 7.6 基本同步计数器 7.7 同步清零可逆计数器 7.8 分频器 7.9 循环左移寄存器 7.10 五位双向称位寄存器参考文献

第一图书网, tushu007.com

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com