

<<计算机硬件技术基础>>

图书基本信息

书名：<<计算机硬件技术基础>>

13位ISBN编号：9787111160779

10位ISBN编号：7111160770

出版时间：2005-1

出版时间：机械工业出版社

作者：赵子江

页数：258

字数：413000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件技术基础>>

内容概要

本书对计算机硬件技术的基本概念、工作原理、在相关技术领域的应用等方面进行了系统阐述。

全书共9章。

第1章介绍了计算机的发展、结构，以及数的表示方法等知识；第2章讲述了80x86以及Pentium微处理器的结构特点和基本工作原理；第3章介绍了总线的基本工作原理和常用系统总线等内容；第4章对指令的种类、寻址方式，以及新增指令等内容进行了阐述；第5章介绍了汇编语言的编程方法与技巧；第6章介绍了数据的存储与存储器；第7章介绍了数扭传送方式、可编程接口芯片、模拟接口等内容；第8章介绍了中断方式与中断控制器等知识；第9章介绍了显示器、打印机、渔船存储器，以及数码照相机等外围设备。

本书各章配有习题。

附录列出了一些与硬件有关的常用资料。

本书可作为高等院校计算机及相关专业的教材，也可作为非计算机专业类的参考书，以及电脑爱好者的自学读物。

<<计算机硬件技术基础>>

书籍目录

出版说明前言第1章 概论 1.1 计算机发展概况 1.2 微型计算机的结构 1.3 硬件系统 1.4 软件系统 1.5 数的表示与计算 1.6 习题第2章 微处理器 2.1 8086的结构特点 2.2 8086 CPU的工作时序 2.3 80X86微处理器及其发展 2.4 流水线技术 2.5 习题第3章 总线结构 3.1 概述 3.2 总线的工作原理 3.3 常用系统总线 3.4 主要外设总线 3.5 习题第4章 指令系统 4.1 寻址方式 4.2 指令系统 4.3 80X86新增指令 4.4 RISC技术 4.5 习题第5章 汇编语言 5.1 8086汇编语言基础 5.2 汇编语言程序设计 5.3 习题第6章 存储系统 6.1 概述 6.2 RAM随机存储器 6.3 ROM只读存储器 6.4 存储器的设计与控制 6.5 cache高速缓冲存储器 6.6 虚拟存储器 6.7 内存技术的发展 6.8 习题第7章 输入/输出接口 7.1 概述 7.2 主机与外设的数据传送方式 7.3 可编程接口芯片 7.4 模拟量输入/输出接口 7.5 习题第8章 中断 8.1 中断系统 8.2 8086微处理器的中断方式 8.3 中断控制器Intel 8259A 8.4 习题第9章 外围设备 9.1 输入设备 9.2 输出设备 9.3 存储设备 9.4 习题附录参考文献

<<计算机硬件技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>