

<<VHDL语言与FPGA设计>>

图书基本信息

书名：<<VHDL语言与FPGA设计>>

13位ISBN编号：9787111141549

10位ISBN编号：7111141547

出版时间：2004-4-1

出版时间：机械工业

作者：胡健,高明远

页数：358

字数：573000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VHDL语言与FPGA设计>>

内容概要

本书以Protel DXP为开发平台，详细介绍了VHDL语言的语法基础、组合逻辑电路设计、译码器设计、时序逻辑电路设计、状态机设计、CPU及外围器件设计，以及在Protel DXP环境下如何进行基于原理图的FPGA设计、基于VHDL语言的FPGA设计、原理图与VHDL的混合设计，并结合实例讲述了如何在Protel DXP环境下实现测试平台程序设计、设计仿真与调试、逻辑综合等内容。

本书可作为大中专院校电子类、计算机类、自动化学、机电技术类专业的教材或教学参考书，也可供数字电路设计人员、大规模专用集成电路设计人员参考。

<<VHDL语言与FPGA设计>>

书籍目录

前言第1章 概述 1.1 PLD、CPLD及FPGA 1.2 CPLD/EPGA结构与原理 1.3 数字系统的设计方法 1.4 PLD系统设计方式 1.5 硬件描述语言 1.6 可编程逻辑器件的最新发展趋势 1.7 思考与练习第2章 认识Protel DXP 2.1 Protel DXP的系统需求 2.2 初识Protel DXP 2.3 面板的操控 2.4 工具栏的摆放 2.5 关闭文档及编辑窗口 2.6 思考与练习第3章 基于原理图的FPGA设计第4章 VHDL语言程序结构第5章 对象、数据类型及运算符第6章 标准逻辑的使用第7章 并发语句第8章 顺序语句第9章 对象的属性描述第10章 配置第11章 测试平台的描述第12章 VHDL与原理图的混合设计第13章 组合逻辑电路的VHDL设计第14章 时序逻辑电路设计第15章 有限状态机 (FSMs) 第16章 CPU及外围器件设计参考文献

<<VHDL语言与FPGA设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>