

<<微型计算机硬件技术教程>>

图书基本信息

书名：<<微型计算机硬件技术教程>>

13位ISBN编号：9787111138952

10位ISBN编号：7111138953

出版时间：2004-2

出版时间：机械工业出版社

作者：潘新民 编

页数：349

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机硬件技术教程>>

内容概要

本书是专门为计算机及相关专业微型计算机原理有接口技术课程而编写的。

本书内容全面，深入浅出，囊括微型计算机原理、汇编语言程序设计、接口技术和体系结构四部分。
全书共分12章。

主要内容有微型计算机概述、微处理器结构、微型计算机指令系统、汇编语言程序设计、存储器和基本I/O接口技术、中断处理技术、串/并行总线接口技术、人机交互接口技术和计算机体系结构等。

本书内容新颖、条理清晰、深入浅出、理论联系实际。
内容包括8086/8088、80286、80386、80486、Pentium等各种微处理器的原理与应用技术。

本书可作为高等学校计算机及相关专业本科生的教材，也可供想进一步了解现代微型计算机原理及应用的读者使用，还可供从事计算机专业的技术人员参考。

<<微型计算机硬件技术教程>>

书籍目录

编者的话前言第1章 微型计算机概论 1.1 计算机中数制及编码方法 1.2 微型计算机的发展 1.3 微处理器、微型计算机和微型计算机系统 1.4 微型计算机的应用 1.5 习题第2章 微处理器 2.1 Intel 8086/8088 2.2 高档微处理器 2.3 高档微处理器的基本功能与新技术 2.4 习题第3章 微型计算机指令系统 3.1 机器指令和汇编指令 3.2 寻址方式 3.3 8086/8088指令系统 3.4 80386扩充与增加的指令 3.5 Pentium新增指令 3.6 习题第4章 汇编语言程序设计 4.1 汇编语言程序基础 4.2 汇编语言程序设计方法 4.3 高级宏汇编语言 4.4 DOS和BIOS中断 4.5 汇编语言与高级语言的混合编程 4.6 习题第5章 存储器及接口 5.1 半导体存储器概述 5.2 半导体存储器与CPU的接口 5.3 Cache存储器 5.4 虚拟存储器 5.5 习题第6章 基本I/O接口 6.1 I/O接口概述 6.2 存储器映像I/O及隔离式I/O 6.3 存储器及I/O接口地址译码方法 6.4 可编程并行接口——8255A 6.5 可编程计数器/定时器——8253-5 6.6 可编程串行接口——8251A 6.7 习题第7章 中断 7.1 中断的基本概念 7.2 可编程中断控制器——8259A 7.3 习题第8章 DMA及外存储设备 8.1 DMA的基本原理 8.2 DMA占用总线的方式 8.3 DMA控制器——8237A 8.4 磁盘、光盘存储器系统 8.5 可移动硬盘 8.6 习题第9章 总线接口技术 9.1 ISA总线 9.2 扩展的ISA (EISA) 总线和VESA总线 9.3 外部设备互连 (PCI) 总线 9.4 串行标准总线RS-232-C 9.5 通用串行总线USB 9.6 习题第10章 人机交互接口技术 10.1 键盘接口技术 10.2 鼠标器接口技术 10.3 CRT显示接口技术 10.4 打印机接口技术 10.5 扫描仪接口技术 10.6 数码相机接口技术 10.7 习题第11章 模拟量输入/输出通道接口技术 11.1 多路开关及采样/保持器 11.2 模拟量输出通道接口技术 (D/A) 11.3 模拟量输入通道接口技术 (A/D) 11.4 模拟量I/O通道的结构形式 11.5 习题第12章 芯片组性能特点与微型机体系结构 12.1 芯片组的性能特点 12.2 微型机的基本体系结构 12.3 习题附录 逻辑符号对照表参考文献

<<微型计算机硬件技术教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>