

<<MSC121X 系统级单片机原理与>>

图书基本信息

书名：<<MSC121X 系统级单片机原理与应用>>

13位ISBN编号：9787111138556

10位ISBN编号：7111138554

出版时间：2004-1

出版时间：机械工业出版社

作者：邓宏彬

页数：204

字数：329000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<MSC121X 系统级单片机原理与>>

内容概要

本书从实用角度出发，详尽地介绍了美国德州仪器公司最新推出基于8051内核的高性能系统级单片机MSC121X。

该系列芯片自带24位高精度的型A/D转换器、可编程增益放大器、可编程滤波器、3倍速的8051内核、2个串口、4个D/A转换器、支持SPI或I2C总线等多项外围设备。

本书内容以MSC1210为主，同时介绍MSC1211和MSC1212的新增特性。

本书既可作为高等工科院校电子类、控制类、测试类（或近电类）专业师生使用，也可供普通工程技术人员和设计人员参考。

<<MSC121X 系统级单片机原理与>>

书籍目录

出版说明前言第1章 MSC121X系列单片机简介 1.1 概述 1.2 增强型8051内核 1.3 片内存储器 1.4 硬件配置存储器 1.5 引脚功能定义及其封装第2章 24位 - 模数转换器 2.1 24位 - 模数转换器的结构 2.2 模拟多路开关 (MUX) 2.3 输入缓冲器 (BUF) 2.4 可编程增益放大器 (PGA) 2.5 偏移DAC (ODAC) 2.6 基准电压源 2.7 24位 - 模数转换器 2.8 校准 2.9 求和/移位寄存器 2.10 与ADC有关的特殊功能寄存器 2.11 模拟接口应用举例第3章 8051增强型内核 3.1 基本寄存器 3.2 8051指令集 3.3 8051增强型内核 3.4 存储器组织 3.5 特殊功能寄存器 (SFR) 第4章 数字输入/输出端口 4.1 通用数字I/O端口 4.2 I/O口寄存器 4.3 PSEN、ALE输出引脚 4.4 访问外部存储器第5章 中断系统 5.1 中断源以及中断优先级 5.2 外部中断 5.3 辅助中断 5.4 和中断有关的寄存器 (SFR) 5.5 有关中断使用过程中需要注意的问题第6章 定时与脉宽调制 6.1 系统定时器 6.2 通用定时器 6.3 脉宽调制第7章 Flash存储器与编程 7.1 Flash存储器概述 7.2 Flash存储器的编程模式 7.3 硬件配置信息 7.4 Flash编程操作 7.5 和Flash存储器有关的寄存器 7.6 启动ROM第8章 UART和SPI 8.1 UART串行接口 8.2 串行外设接口 (SPI) 第9章 复位、电源和时钟 9.1 复位 9.2 电源功耗及省电方式 9.3 时钟第10章 MSC1211的新增功能 10.1 I2C总线技术 10.2 16位数/模转换器第11章 集成开发环境和程序调试 11.1 IDE集成开发环境Kell 11.2 在系统调试 11.3 终端调试工具 11.4 MSC1210开发板—MSC1210EVM附录参考文献

<<MSC121X 系统级单片机原理与>>

编辑推荐

MSC121X是美国德州仪器公司最新推出的集成数字/模拟混合信号的高性能芯片。芯片集成了大量的模拟和数字外围模块，具有很强的数据处理能力，对要求体积小、集成度高、运算速度快和精确测量的产品设计而言，MCS121X是一个理想的选择。该芯片可广泛应用于智能传感器、智能变送器、工业过程控制系统、高精度测重装置、液/气色谱分析、便携式仪器等领域。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>