

<<计算机硬件技术（下册）>>

图书基本信息

书名：<<计算机硬件技术（下册）>>

13位ISBN编号：9787040186451

10位ISBN编号：7040186454

出版时间：2006-2

出版时间：高等教育出版社

作者：孙德文

页数：272

字数：390000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件技术（下册）>>

内容概要

“计算机硬件技术”是对“数字逻辑”、“计算机组成原理”、“微型计算机技术”和“计算机系统结构”4门硬件课程进行整合后的一门综合性课程。

本书是《计算机硬件技术》的下册，共4章。

主要内容包括输入/输出技术、可编程I/O接口芯片和芯片组、实用接口技术和计算机系统结构概述

。本书结构优化、内容精炼、重点突出，各章配有丰富的例题和习题，适用于计算机学院、软件学院和理工科各专业的“计算机硬件”课程，也可供在计算机领域从事相关工作的工程技术人员参考。

书籍目录

第七章 输入/输出技术 7.1 输入/输出概述 7.1.1 外设接口的功能及组成 7.1.2 I/O接口与I/O端口
7.1.3 IN/O指令 7.1.4 I/O端口的编址方式 7.1.5 I/O接口电路的发展与分类 7.2 简单的I/O接口
芯片 7.2.1 简单的I/O接口芯片的特点及组成 7.2.2 三种简单的I/O接口芯片 7.2.3 简单的I/O接口芯
片应用举例 7.3 数据传输的控制方式 7.3.1 主机对外围设备的管理方式 7.3.2 程序控制传输方式
7.3.3 DMA传输方式 7.3.4 通道方式 7.4 中断 7.4.1 中断的基本概念 7.4.2 中断处理过程 7.4.3 中断优
先级 7.4.4 中断的嵌套 7.5 8086/8088的中断系统 7.5.1 外部中断 7.5.2 内部中断 7.5.3 中断向量表
7.5.4 中断过程 7.6 可编程中断控制器8259A 7.6.1 8259A的内部结构与功能 7.6.2 8259A的中断优先权管
理方式及中断结束方式 7.6.3 8259A的引脚信号 7.6.4 8259A的中断顺序 7.6.5 8259A的应用举例 7.7 总
线 7.7.1 总线和总线标准 7.7.2 总线的通信方式 7.7.3 总线仲裁 7.7.4 总线的负载能力 7.7.5 PCI总线
习题七第八章 可编程I/O接口芯片和芯片组 8.1 可编程接口芯片概述 8.1.1 片选 8.1.2 读/写 8.1.3
可编程接口 8.1.4 握手 8.1.5 接口芯片的引脚概述 8.2 可编程并行接口芯片8255A 8.2.1 8255A的结
构和引脚功能 8.2.2 8255A的工作方式 8.2.3 8255A的初始化 8.2.4 8255A的应用举例 8.2.5 16位系统中
的并行接口 8.3 可编程定时器/计数器8253-5 8.3.1 8253—5的结构及功能 8.3.2 8253—5的工作方式
8.3.3 8253—5的初始化 8.3.4 8253—5的应用举例 8.4 串行接口芯片.....第九章 实用接口技术第十章 计
算机系统结构概述参考文献

<<计算机硬件技术（下册）>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>