

图书基本信息

书名：<<数字电子技术基础重点、难点、题解、试题>>

13位ISBN编号：9787040164589

10位ISBN编号：7040164582

出版时间：2005-4

出版时间：高等教育出版社

作者：侯建军

页数：348

字数：420000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是为配合《数字电子技术基础》（侯建军主编，高等教育出版社出版）教材使用而编写的辅助教材。

内容包括主教材的基本知识、重点与难点、考核题型与考核重点、综合分析、设计典型题型精解、主教材题解。

全书共有九章：数字逻辑基础、逻辑门电路、组合逻辑电路、时序逻辑电路、常用时序集成电路模块及其应用、可编程逻辑器件PLD、D/A转换器和A/D转换器、脉冲产生与整形和数字系统设计。

书末附有模拟试题，可供读者复习时参考。

本书可作为高等院校通信、电子、自动化和计算机等专业学生的辅助教材，也可作为教师的教学手册，还可供相关工程技术人员自学和参考。

书籍目录

第一章 数字逻辑基础 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解第二章 逻辑门电路 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解第三章 组合逻辑电路 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解第四章 时序逻辑电路 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解第五章 常用时序集成电路模块及其应用 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解第六章 可编程逻辑器件PLD 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解第七章 D/A转换器和A/D转换器 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解第八章 脉冲产生与整形 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解第九章 数字系统设计 第一节 基本知识、重点与难点 一、基本知识 二、重点与难点 三、考核题型与考核重点 第二节 典型题解 第三节 题解附录 模拟试题1 模拟试题2 模拟试题3 模拟试题4 模拟试题5 模拟试题6 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>