

<< 《数字电子技术基础》学习指导 >>

图书基本信息

书名：<< 《数字电子技术基础》学习指导与解题指南 >>

13位ISBN编号：9787040154764

10位ISBN编号：7040154765

出版时间：2004-11

出版时间：高等教育出版社

作者：张克农/段军政主编/西安交通大学电子学教研组编

页数：277

字数：330000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<< 《数字电子技术基础》学习指导 >>

内容概要

本书是作者参照“高等工业学校电子技术基础课程教学基本要求”，针对学生在学习中的问题和困难，结合作者多年的教学经验编写的。

它是作者主编的《数字电子技术基础》教材配套的教学参考书，按教材的章次排序，内容包括：数字逻辑基础、硬件描述语言VHDL基础、集成逻辑门电路、组合逻辑电路的分析和设计、集成触发器、脉冲的产生与整形电路、时序逻辑电路的分析和设计、半导体存储器与可编程逻辑器件及数-模和模-数转换。

各章内容均包含教学要求、基本概念与分析依据、基本概念自检题与典型题举例、课后习题及解答。书中通过典型题举例扩充了教材中的部分内容，较详细地介绍了各类例题分析、设计的步骤和方法，点出了它们的难点和容易出错处。

附录为西安交通大学近3年本科生“数字电子技术基础”期末考试题和攻读硕士学位研究生“电子技术基础”入学考试题的数字部分。

本书可作为高等学校电气信息类、仪器仪表类、电子信息科学类及其它相近专业本、专科生“数字电子技术基础”的学习辅导和参考书，也可作为有关考研人员的复习参考书。

<< 《数字电子技术基础》学习指导 >>

书籍目录

1 数字逻辑基础 1.1 教学要求 1.2 基本概念与分析依据 1.2.1 数字电路和分类 1.2.2 数制和码制
 1.2.3 算术运算和逻辑运算 1.2.4 逻辑代数的基本定理及常用公式 1.2.5 逻辑函数及其表示方法
 1.2.6 逻辑函数各种表示方法之间的转换 1.2.7 逻辑函数的化简方法 1.3 基本概念自检题与典型题举例
 1.3.1 基本概念自检题 1.3.2 典型题举例 1.4 课后习题及解答 1.4.1 思考题 1.4.2 习题2 硬件描述语言VHDL基础 2.1 教学要求 2.2 基本概念与分析依据 2.2.1 概述 2.2.2 VHDL的主要构件
 2.2.3 数据类型和运算 2.2.4 行为和结构描述 2.3 基本概念自检题与典型题举例 2.3.1 基本概念
 自检题 2.3.2 典型题举例 2.4 课后习题及解答3 集成逻辑门电路 3.1 教学要求 3.2 基本概念与分析依据
 3.2.1 二、三极管开关特性 3.2.2 TTL与非门的内部结构及工作原理 3.2.3 TTL与非门的主要特性及参数
 3.2.4 其它TTL集成逻辑门 3.2.5 CMOS集成逻辑门 3.2.6 集成逻辑门使用中的几个实际问题 3.3 基本概念自检题与典型题举例
 3.3.1 基本概念自检题 3.3.2 典型题举例 3.4 课后习题及解答4 组合逻辑电路的分析和设计 4.1 教学要求 4.2 基本概念与分析依据
 4.2.1 组合电路的概念 4.2.2 门级组合逻辑电路的分析和设计 4.2.3 常用中规模组合逻辑器件 4.2.4 基于MSI组合逻辑电路的分析和设计
 4.2.5 组合逻辑电路中的竞争与冒险 4.3 基本概念自检题与典型题举例 4.3.1 基本概念自检题 4.3.2 典型题举例
 4.4 课后习题及解答 4.4.1 思考题 4.4.2 习题5 集成触发器 5.1 教学要求 5.2 基本概念与分析依据 5.2.1 基本概念
 5.2.2 触发器的描述方法 5.2.3 各种类型触发器的逻辑功能 5.2.4 触发器的电路结构 5.2.5 触发器的触发方式和脉冲工作特性
 5.3 基本概念自检题与典型题举例 5.3.1 基本概念自检题 5.3.2 典型题举例 5.4 课后习题及解答 5.4.1 思考题
 5.4.2 习题6 脉冲的产生与整形电路.....7 时序逻辑电路的分析和设计8 半导体存储器与可编程逻辑器件9 数-模和模-数转换附录A 数字电子技术基础考试题汇编附录B 数字电子技术研究生入学考试试题汇编

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>